

(19)



JAPANESE PATENT OFFICE

Best Available Copy

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **10243406 A**

(43) Date of publication of application: **11 . 09 . 98**

(51) Int. Cl.

**H04N 7/32**  
**H03M 7/30**  
**H03M 7/36**

(21) Application number: **09360165**

(22) Date of filing: **26 . 12 . 97**

(30) Priority: **26 . 12 . 96 JP 08347309**

(71) Applicant: **SONY CORP**

(72) Inventor: **KONDO TETSUJIRO**  
**TAKAHASHI KENJI**

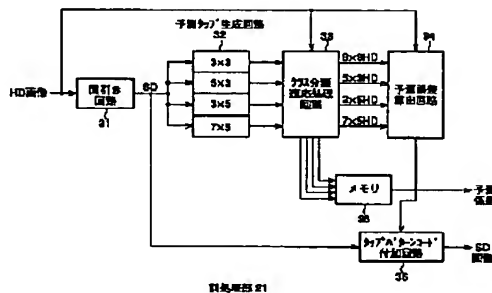
(54) **IMAGE CODER, IMAGE CODING METHOD,  
IMAGE DECODER, IMAGE DECODING METHOD  
AND RECORDING MEDIUM**

COPYRIGHT: (C)1998,JPO

(57) Abstract:

PROBLEM TO BE SOLVED: To obtain a decoded image more improved in image quality.

SOLUTION: A prediction tap generating circuit 32 generates prediction taps of a plurality of patterns to a noticeable picture element selected among picture elements being components of a low definition(SD) image obtained by interleaving a high definition(HD) image at an interleave circuit 31, and a classification adaptive processing circuit 33 conducts adaptive processing to obtain a predicted value of the HD image through linear combination of a predicted tap and a prescribed predicted coefficient. Then a prediction error calculation circuit 34 calculates a predicted error of a predicted value obtained from each of the predicted taps of a plurality of the patterns with respect to the HD image, and a tap pattern code addition circuit 36 adds a pattern code corresponding to the predicted tap by which a minimum predicted error is obtained among the predicted taps of a plurality of the patterns to a picture element value of the noticeable picture element.



(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平10-243406

(43)公開日 平成10年(1998) 9月11日

(51)Int.Cl.<sup>6</sup>  
H 0 4 N 7/32  
H 0 3 M 7/30  
7/36

識別記号

F I  
H 0 4 N 7/137 Z  
H 0 3 M 7/30 B  
7/36

審査請求 未請求 請求項の数40 O L (全 30 頁)

(21)出願番号 特願平9-360165

(22)出願日 平成9年(1997)12月26日

(31)優先権主張番号 特願平8-347309

(32)優先日 平8(1996)12月26日

(33)優先権主張国 日本 (J P)

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 近藤 哲二郎

東京都品川区北品川6丁目7番35号 ソニ  
ー株式会社内

(72)発明者 高橋 健治

東京都品川区北品川6丁目7番35号 ソニ  
ー株式会社内

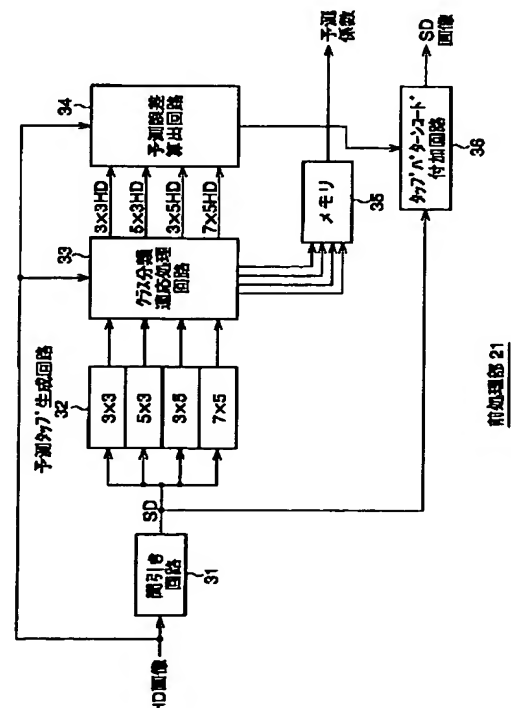
(74)代理人 弁理士 稲本 義雄

(54)【発明の名称】 画像符号化装置および画像符号化方法、画像復号装置および画像復号方法、並びに記録媒体

(57)【要約】

【課題】 より画質の向上した復号画像を得ることができ  
るようにする。

【解決手段】 予測タップ生成回路32では、間引き回  
路31でHD画像を間引くことにより得られるSD画像  
を構成する画素のうちの1つを注目画素として、その注  
目画素に対して、複数パターンの予測タップが形成さ  
れ、クラス分類適応処理回路33では、予測タップと、  
所定の予測係数との線形結合により、HD画像の予測値  
を求める適応処理が行われる。そして、予測誤差算出回  
路34では、複数パターンの予測タップそれぞれから得  
られる予測値の、HD画像に対する予測誤差が算出さ  
れ、タップパターンコード付加回路36では、複数パタ  
ーンの予測タップのうち、最小の予測誤差が得られるも  
のに対応するパターンコードが、注目画素の画素値に付  
加される。



## 【特許請求の範囲】

【請求項1】 画像信号を符号化する画像符号化装置であって、

原画像信号の画素数より少ない画素数の圧縮画像信号を発生する圧縮手段と、

前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターン

の予測タップを形成する第1の形成手段と、前記複数パターンの予測タップそれぞれと、所定の予測係数とから、前記原画像信号を予測し、前記複数パターンの予測タップそれぞれに対する予測値を出力する第1の予測手段と、

前記複数パターンの予測タップそれぞれに対する前記予測値の、前記原画像信号に対する予測誤差を算出する第1の算出手段と、

前記複数パターンの予測タップのうち、最小の前記予測誤差が得られる予測タップに対応するパターンコードを、前記注目画素の画素値に付加する付加手段とを備えることを特徴とする画像符号化装置。

【請求項2】 前記付加手段は、前記注目画素の画素値のLSB (Least Significant Bit) 側のNビットに代えて、前記パターンコードを配置することを特徴とする請求項1に記載の画像符号化装置。

【請求項3】 前記第1の予測手段は、前記原画像信号および圧縮画像信号に基づいて演算を行うことにより、前記予測係数を求める演算手段を有することを特徴とする請求項1に記載の画像符号化装置。

【請求項4】 前記第1の予測手段は、前記注目画素を、所定のクラスに分類するクラス分類手段をさらに有し、

前記注目画素のクラスに対応する予測係数と、前記予測タップとから、前記予測値を求め、

前記演算手段は、前記原画像信号および圧縮画像信号に基づいて、前記予測係数を、前記クラスごとに求めることを特徴とする請求項3に記載の画像符号化装置。

【請求項5】 前記演算手段は、前記複数パターンの予測タップそれぞれについて、前記予測係数を求めることを特徴とする請求項3に記載の画像符号化装置。

【請求項6】 前記演算手段は、前記複数パターンの予測タップそれぞれについて、前記予測係数を、前記クラスごとに求め、

前記第1の予測手段は、前記複数パターンの予測タップそれぞれと、前記注目画素のクラスに対応する予測係数とから、前記複数パターンの予測タップそれぞれに対する予測値を求めることを特徴とする請求項4に記載の画像符号化装置。

【請求項7】 前記圧縮画像信号を、最適な圧縮画像信号に変換する最適化手段をさらに備えることを特徴とする請求項1乃至6のうちのいずれかに記載の画像符号化装置。

【請求項8】 前記最適化手段は、

前記注目画素の画素値に付加された前記パターンコードに対応するパターンの予測タップを形成する第2の形成手段と、

前記第2の形成手段により形成された前記予測タップと、前記予測係数とから、前記原画像信号を予測し、その予測値を出力する第2の予測手段と、

前記第2の予測手段により求められた前記予測値の、前記原画像信号に対する予測誤差を算出する第2の算出手段と、

前記第2の算出手段により算出された前記予測誤差に対応して、前記注目画素の画素値を補正する補正手段とを有することを特徴とする請求項7に記載の画像符号化装置。

【請求項9】 前記最適化手段は、

前記第2の形成手段において、前記注目画素の画素値に付加された前記パターンコードに対応するパターンの予測タップを形成し、

前記第2の予測手段において、前記第2の形成手段により形成された前記予測タップと、前記予測係数とから、前記予測値を求め、

前記第2の算出手段において、前記第2の予測手段により求められた前記予測値の、前記原画像信号に対する予測誤差を算出し、

前記補正手段において、前記第2の算出手段により算出された前記予測誤差に対応して、前記注目画素の画素値を補正する最適化処理を、前記圧縮画像信号が、最適な圧縮画像信号となるまで繰り返すことを特徴とする請求項8に記載の画像符号化装置。

【請求項10】 前記最適化処理を行うごとに得られる圧縮画像信号と、前記原画像信号とに基づいて、前記第2の予測手段により求められる前記予測値の、前記原画像信号に対する予測誤差を小さくするように、前記予測係数を修正する修正手段をさらに備え、

前記第1および第2の予測手段は、前記修正手段により修正され予測係数を用いて、前記予測値を求めることを特徴とする請求項9に記載の画像符号化装置。

【請求項11】 前記最適化手段が出力する圧縮画像信号と、前記修正手段が出力する予測係数とを出力する出力手段をさらに備えることを特徴とする請求項10に記載の画像符号化装置。

【請求項12】 前記パターンコードが付加された圧縮画像信号と、前記予測係数とを出力する出力手段をさらに備えることを特徴とする請求項1乃至6のうちのいずれかに記載の画像符号化装置。

【請求項13】 画像信号を符号化する画像符号化方法であって、

原画像信号の画素数より少ない画素数の圧縮画像信号を発生する圧縮ステップと、

前記圧縮画像信号を構成する画素のうちの1つを注目画

素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成する第1の形成ステップと、前記複数パターンの予測タップそれぞれと、所定の予測係数とから、前記原画像信号を予測し、前記複数パターン

の予測タップそれぞれに対する予測値を出力する第1の予測ステップと、

前記複数パターン

の予測タップそれぞれに対する前記予測値の、前記原画像信号に対する予測誤差を算出する第1の算出ステップと、

前記複数パターン

の予測タップのうち、最小の前記予測誤差が得られる予測タップに対応するパターンコードを、前記注目画素の画素値に付加する付加ステップとを備えることを特徴とする画像符号化方法。

【請求項14】 前記付加ステップにおいて、前記注目画素の画素値のLSB (Least Significant Bit) 側のNビットに代えて、前記パターンコードを配置することを特徴とする請求項13に記載の画像符号化方法。

【請求項15】 前記第1の予測ステップは、前記原画像信号および圧縮画像信号に基づいて演算を行うことにより、前記予測係数を求める演算ステップを有することを特徴とする請求項13に記載の画像符号化方法。

【請求項16】 前記第1の予測ステップは、前記注目画素を、所定のクラスに分類するクラス分類ステップをさらに有し、

前記注目画素のクラスに対応する予測係数と、前記予測タップとから、前記予測値を求め、

前記演算ステップにおいて、前記原画像信号および圧縮画像信号に基づいて、前記予測係数を、前記クラスごとに求めることを特徴とする請求項15に記載の画像符号化方法。

【請求項17】 前記演算ステップにおいて、前記複数パターン

の予測タップそれぞれについて、前記予測係数を求めることを特徴とする請求項15に記載の画像符号化方法。

【請求項18】 前記演算ステップにおいて、前記複数パターン

の予測タップそれぞれについて、前記予測係数を、前記クラスごとに求め、

前記第1の予測ステップにおいて、前記複数パターン

の予測タップそれぞれと、前記注目画素のクラスに対応する予測係数とから、前記複数パターン

の予測タップそれぞれに対する予測値を求めることを特徴とする請求項16に記載の画像符号化方法。

【請求項19】 前記圧縮画像信号を、最適な圧縮画像信号に変換する最適化ステップをさらに備えることを特徴とする請求項13乃至18のうちのいずれかに記載の画像符号化方法。

【請求項20】 前記最適化ステップは、前記注目画素の画素値に付加された前記パターンコードに対応するパターンの予測タップを形成する第2の形成ステップと、

ブと、前記予測係数とから、前記原画像信号を予測し、その予測値を出力する第2の予測ステップと、

前記第2の予測ステップにより求められた前記予測値の、前記原画像信号に対する予測誤差を算出する第2の算出ステップと、

前記第2の算出ステップにより算出された前記予測誤差に対応して、前記注目画素の画素値を補正する補正ステップとを有することを特徴とする請求項19に記載の画像符号化方法。

10 【請求項21】 前記最適化ステップでは、前記第2の形成ステップにおいて、前記注目画素の画素値に付加された前記パターンコードに対応するパターンの予測タップを形成し、

前記第2の予測ステップにおいて、前記第2の形成ステップにより形成された前記予測タップと、前記予測係数とから、前記予測値を求め、

前記第2の算出ステップにおいて、前記第2の予測ステップにより求められた前記予測値の、前記原画像信号に対する予測誤差を算出し、

20 前記補正ステップにおいて、前記第2の算出ステップにより算出された前記予測誤差に対応して、前記注目画素の画素値を補正する最適化処理を、前記圧縮画像信号が、最適な圧縮画像信号となるまで繰り返すことを特徴とする請求項20に記載の画像符号化方法。

【請求項22】 前記最適化処理を行うごとに得られる圧縮画像信号と、前記原画像信号とに基づいて、前記第2の予測ステップにより求められる前記予測値の、前記原画像信号に対する予測誤差を小さくするように、前記予測係数を修正する修正ステップをさらに備え、

30 前記第1および第2の予測ステップにおいて、前記修正ステップにより修正され予測係数を用いて、前記予測値を求めることを特徴とする請求項21に記載の画像符号化方法。

【請求項23】 前記最適化ステップにおいて得られる圧縮画像信号と、前記修正ステップにおいて得られる予測係数とを出力する出力ステップをさらに備えることを特徴とする請求項22に記載の画像符号化方法。

【請求項24】 前記パターンコードが付加された圧縮画像信号と、前記予測係数とを出力する出力ステップをさらに備えることを特徴とする請求項13乃至18のうちのいずれかに記載の画像符号化方法。

【請求項25】 原画像信号の画素数より少ない画素数の圧縮画像信号を発生し、

前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターン

の予測タップを形成し、

前記複数パターン

の予測タップそれぞれと、所定の予測係数とから、前記原画像信号を予測し、前記複数パターン

の予測タップそれぞれに対する予測値を出力し、

50 前記複数パターン

の予測タップそれぞれに対する前記予

測値の、前記原画像信号に対する予測誤差を算出し、前記複数パターンの予測タップのうち、最小の前記予測誤差が得られる予測タップに対応するパターンコードを、前記注目画素の画素値に付加することにより得られる前記圧縮画像信号を含む符号化データを復号する画像復号装置であって、  
前記符号化データに含まれる前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されている前記パターンコードに対応するパターンコードの前記予測タップを、前記注目画素の近傍の画素を用いて形成する形成手段と、  
前記形成手段により形成された前記予測タップと、前記予測係数とから、前記原画像信号を予測し、その予測値を求める予測手段とを備えることを特徴とする画像復号装置。

【請求項26】 前記符号化データに含まれる前記圧縮画像信号を構成する画素の画素値のLSB (Least Significant Bit) 側のNビットに代えて、前記パターンコードが配置されていることを特徴とする請求項25に記載の画像復号装置。

【請求項27】 前記予測係数は、前記原画像信号および圧縮画像信号に基づいて求められたものであることを特徴とする請求項25に記載の画像復号装置。

【請求項28】 前記予測手段は、  
前記注目画素を、所定のクラスに分類するクラス分類手段を有し、  
前記注目画素のクラスに対応する予測係数と、前記予測タップとから、前記予測値を求め、  
前記予測係数は、前記原画像信号および圧縮画像信号に基づいて、前記クラスごとに求められたものであることを特徴とする請求項27に記載の画像復号装置。

【請求項29】 前記予測係数は、前記複数パターンコードの予測タップそれぞれについて求められたものであることを特徴とする請求項27に記載の画像復号装置。

【請求項30】 前記予測係数は、前記複数パターンコードの予測タップそれぞれについて、前記クラスごとに求められたものであり、  
前記予測手段は、前記注目画素の画素値に付加されている前記パターンコードに対応するパターンコードの前記予測タップと、その予測タップについての予測係数のうちの前記注目画素のクラスに対応する予測係数とから、前記予測値を求めることを特徴とする請求項28に記載の画像復号装置。

【請求項31】 前記符号化データは、前記予測係数も含んでおり、  
前記符号化データから、前記圧縮画像信号と予測係数とを分離する分離手段をさらに備えることを特徴とする請求項25乃至30のうちのいずれかに記載の画像復号装置。

【請求項32】 原画像信号の画素数より少ない画素数

の圧縮画像信号を発生し、  
前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンコードの予測タップを形成し、  
前記複数パターンコードの予測タップそれぞれと、所定の予測係数とから、前記原画像信号を予測し、前記複数パターンコードの予測タップそれぞれに対する予測値を出力し、  
前記複数パターンコードの予測タップそれぞれに対する前記予測値の、前記原画像信号に対する予測誤差を算出し、  
前記複数パターンコードの予測タップのうち、最小の前記予測誤差が得られる予測タップに対応するパターンコードを、前記注目画素の画素値に付加することにより得られる前記圧縮画像信号を含む符号化データを復号する画像復号方法であって、

前記符号化データに含まれる前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されている前記パターンコードに対応するパターンコードの前記予測タップを、前記注目画素の近傍の画素を用いて形成する形成ステップと、

前記形成ステップにより形成された前記予測タップと、前記予測係数とから、前記原画像信号を予測し、その予測値を求める予測ステップとを備えることを特徴とする画像復号方法。

【請求項33】 前記符号化データに含まれる前記圧縮画像信号を構成する画素の画素値のLSB (Least Significant Bit) 側のNビットに代えて、前記パターンコードが配置されていることを特徴とする請求項32に記載の画像復号方法。

【請求項34】 前記予測係数は、前記原画像信号および圧縮画像信号に基づいて求められたものであることを特徴とする請求項32に記載の画像復号方法。

【請求項35】 前記予測ステップは、  
前記注目画素を、所定のクラスに分類するクラス分類ステップを有し、  
前記注目画素のクラスに対応する予測係数と、前記予測タップとから、前記予測値を求め、  
前記予測係数は、前記原画像信号および圧縮画像信号に基づいて、前記クラスごとに求められたものであることを特徴とする請求項34に記載の画像復号方法。

【請求項36】 前記予測係数は、前記複数パターンコードの予測タップそれぞれについて求められたものであることを特徴とする請求項34に記載の画像復号方法。

【請求項37】 前記予測係数は、前記複数パターンコードの予測タップそれぞれについて、前記クラスごとに求められたものであり、  
前記予測ステップは、前記注目画素の画素値に付加されている前記パターンコードに対応するパターンコードの前記予測タップと、その予測タップについての予測係数のうちの前記注目画素のクラスに対応する予測係数とから、前記予測値を求めることを特徴とする請求項35に記載の

画像復号方法。

【請求項38】 前記符号化データは、前記予測係数も含んでおり、

前記符号化データから、前記圧縮画像信号と予測係数とを分離する分離ステップをさらに備えることを特徴とする請求項32乃至37のうちのいずれかに記載の画像復号方法。

【請求項39】 画像を符号化した符号化データが記録されている記録媒体であって、

前記符号化データは、

原画像信号の画素数より少ない画素数の圧縮画像信号を発生し、

前記圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターン

の予測タップを形成し、

前記複数パターンの予測タップそれぞれと、所定の予測係数とから、前記原画像信号を予測し、前記複数パター

ンの予測タップそれぞれに対する予測値を出力し、

前記複数パターンの予測タップそれぞれに対する前記予測値の、前記原画像信号に対する予測誤差を算出し、

前記複数パターンの予測タップのうち、最小の前記予測誤差が得られる予測タップに対応するパターンコード

を、前記注目画素の画素値に付加することにより得られたものであることを特徴とする記録媒体。

【請求項40】 前記予測係数も記録されていることを特徴とする請求項39に記載の記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、画像符号化装置および画像符号化方法、画像復号装置および画像復号方法、並びに記録媒体に関する。特に、原画像とほぼ同一の復号画像が得られるように、画像を間引いて圧縮符号化する画像符号化装置および画像符号化方法、画像復号装置および画像復号方法、並びに記録媒体に関する。

【0002】

【従来の技術】例えば、標準解像度または低解像度の画像（以下、適宜、SD画像という）を、高解像度の画像（以下、適宜、HD画像という）に変換したり、また、

画像を拡大したりする場合においては、いわゆる補間フィルタなどによって、不足している画素の画素値の補間（補償）が行われるようになされている。

【0003】しかしながら、補間フィルタによって画素の補間を行っても、SD画像に含まれていない、HD画像の成分（高周波成分）を復元することはできないため、高解像度の画像を得ることは困難であった。

【0004】そこで、本件出願人は、SD画像を、そこに含まれていない高周波成分をも含むHD画像に変換する画像変換装置（画像変換回路）を先に提案している。

【0005】この画像変換装置においては、SD画像と、所定の予測係数との線形結合により、HD画像の画

素の予測値を求める適応処理を行うことで、SD画像には含まれていない高周波成分が復元されるようになされている。

【0006】即ち、例えば、いま、HD画像を構成する画素（以下、適宜、HD画素という）の画素値 $y$ の予測値 $E[y]$ を、幾つかのSD画素（SD画像を構成する画素）の画素値（以下、適宜、学習データという）

$x_1, x_2, \dots$ と、所定の予測係数 $w_1, w_2, \dots$ の線形結合により規定される線形1次結合モデルにより

求めることを考える。この場合、予測値 $E[y]$ は、次式で表すことができる。

【0007】

$E[y] = w_1 x_1 + w_2 x_2 + \dots \dots \dots (1)$

【0008】そこで、一般化するために、予測係数 $w$ の集合でなる行列 $W$ 、学習データの集合でなる行列 $X$ 、および予測値 $E[y]$ の集合でなる行列 $Y'$ を、

【数1】

$$X = \begin{bmatrix} x_{11} & x_{12} & \dots & x_{1n} \\ x_{21} & x_{22} & \dots & x_{2n} \\ \dots & \dots & \dots & \dots \\ x_{m1} & x_{m2} & \dots & x_{mn} \end{bmatrix}$$

$$W = \begin{bmatrix} w_1 \\ w_2 \\ \dots \\ w_n \end{bmatrix}, Y' = \begin{bmatrix} E[y_1] \\ E[y_2] \\ \dots \\ E[y_m] \end{bmatrix}$$

で定義すると、次のような観測方程式が成立する。

【0009】 $XW = Y' \dots (2)$

【0010】そして、この観測方程式に最小自乗法を適用して、HD画素の画素値 $y$ に近い予測値 $E[y]$ を求めることを考える。この場合、教師データとなるHD画素の真の画素値 $y$ の集合でなる行列 $Y$ 、およびHD画素の画素値 $y$ に対する予測値 $E[y]$ の残差 $e$ の集合でなる行列 $E$ を、

【数2】

$$E = \begin{bmatrix} e_1 \\ e_2 \\ \dots \\ e_m \end{bmatrix}, Y = \begin{bmatrix} y_1 \\ y_2 \\ \dots \\ y_m \end{bmatrix}$$

で定義すると、式(2)から、次のような残差方程式が成立する。

【0011】 $XW = Y + E \dots (3)$

【0012】この場合、HD画素の画素値 $y$ に近い予測値 $E[y]$ を求めるための予測係数 $w_i$ は、自乗誤差

【数3】

$$\sum_{i=1}^m e_i^2$$

を最小にすることで求めることができる。

【0013】従って、上述の自乗誤差を予測係数 $w_i$ で微分したものが0になる場合、即ち、次式を満たす予測係数 $w_i$ が、HD画素の画素値 $y$ に近い予測値 $E[y]$

20

30

40

50

を求めるため最適値ということになる。

【0014】

\*【数4】

$$e_1 \frac{\partial e_1}{\partial w_i} + e_2 \frac{\partial e_2}{\partial w_i} + \dots + e_m \frac{\partial e_m}{\partial w_i} = 0 \quad (i=1,2,\dots,n)$$

... (4)

※【0016】

【0015】そこで、まず、式(3)を、予測係数 $w_i$

【数5】

で微分することにより、次式が成立する。

※

$$\frac{\partial e_i}{\partial w_1} = x_{i1}, \quad \frac{\partial e_i}{\partial w_2} = x_{i2}, \quad \dots, \quad \frac{\partial e_i}{\partial w_n} = x_{in}, \quad (i=1,2,\dots,m)$$

... (5)

【0017】式(4)および(5)より、式(6)が得られる。

【0018】

【数6】

$$\sum_{i=1}^m e_i x_{i1} = 0, \quad \sum_{i=1}^m e_i x_{i2} = 0, \quad \dots, \quad \sum_{i=1}^m e_i x_{in} = 0$$

... (6)

【0019】さらに、式(3)の残差方程式における学習データ $x$ 、予測係数 $w$ 、教師データ $y$ 、および残差 $e$ の関係を考慮すると、式(6)から、次のような正規方程式を得ることができる。

【0020】

【数7】

$$\begin{cases} (\sum_{i=1}^m x_{i1} x_{i1}) w_1 + (\sum_{i=1}^m x_{i1} x_{i2}) w_2 + \dots + (\sum_{i=1}^m x_{i1} x_{in}) w_n = (\sum_{i=1}^m x_{i1} y_i) \\ (\sum_{i=1}^m x_{i2} x_{i1}) w_1 + (\sum_{i=1}^m x_{i2} x_{i2}) w_2 + \dots + (\sum_{i=1}^m x_{i2} x_{in}) w_n = (\sum_{i=1}^m x_{i2} y_i) \\ \dots \\ (\sum_{i=1}^m x_{in} x_{i1}) w_1 + (\sum_{i=1}^m x_{in} x_{i2}) w_2 + \dots + (\sum_{i=1}^m x_{in} x_{in}) w_n = (\sum_{i=1}^m x_{in} y_i) \end{cases}$$

... (7)

【0021】式(7)の正規方程式は、求めるべき予測係数 $w$ の数と同じ数だけたてることができ、従って、式(7)を解くことで(但し、式(7)を解くには、式(7)において、予測係数 $w$ にかかる係数で構成される行列が正則である必要がある)、最適な予測係数 $w$ を求めることができる。なお、式(7)を解くにあたっては、例えば、掃き出し法(Gauss-Jordanの消去法)などを適用することが可能である。

【0022】以上のようにして、最適な予測係数 $w$ のセットを求め、さらに、その予測係数 $w$ のセットを用い、式(1)により、HD画素の画素値 $y$ に近い予測値 $E$

【 $y$ 】を求めるのが適応処理である(但し、あらかじめ予測係数 $w$ のセットを求めておき、その予測係数 $w$ のセットから、予測値を求めるのも、適応処理に含まれるものとする)。

【0023】なお、適応処理は、SD画像には含まれていない、HD画像に含まれる成分が再現される点で、補

間処理とは異なる。即ち、適応処理では、式(1)だけを見る限りは、いわゆる補間フィルタを用いての補間処理と同一であるが、その補間フィルタのタップ係数に相当する予測係数 $w$ が、教師データ $y$ を用いて、いわば学習により求められるため、HD画像に含まれる成分を再現することができる。即ち、容易に、高解像度の画像を得ることができる。このことから、適応処理は、いわば画像の創造作用がある処理ということができる。

【0024】図25は、画像の特徴(クラス)に基づいて以上のような適応処理により、SD画像をHD画像に変換する画像変換装置の構成例を示している。

【0025】SD画像は、クラス分類回路101および遅延回路102に供給されるようになされており、クラス分類回路101では、SD画像を構成するSD画素が順次、注目画素とされ、その注目画素が、所定のクラスにクラス分類される。

【0026】即ち、クラス分類回路101は、まず最初に、注目画素の周辺にあるSD画素を幾つか集めてブロックを構成し(以下、適宜、処理ブロックという)、その処理ブロックを構成する、例えばすべてのSD画素の画素値のパターンにあらかじめ割り当てられた値を、注目画素のクラスとして、係数ROM104のアドレス端子(AD)に供給する。

【0027】具体的には、クラス分類回路101は、例えば、図26に点線の四角形で囲んで示すように、注目画素を中心とする $5 \times 5$ のSD画素(同図において○印で示す)でなる処理ブロックを、SD画像から抽出し、これらの25のSD画素の画素値のパターンに対応する値を、注目画素のクラスとして出力する。

【0028】ここで、各SD画素の画素値を表すのに、例えば、8ビットなどの多くのビット数が割り当てられている場合、25のSD画素の画素値のパターン数は、 $(2^8)^{25}$ 通りという莫大な数となり、その後の処理の迅速化が困難となる。

【0029】そこで、クラス分類を行う前の前処理として、処理ブロックには、それを構成するSD画素のビット数を低減するための処理である、例えばADRC(Adaptive Dynamic Range Coding)処理などが施される。

【0030】即ち、ADRC処理では、まず、処理ブロックを構成する25のSD画素から、その画素値の最大のも(以下、適宜、最大画素という)と最小のもの



(以下、適宜、最小画素という)とが検出される。そして、最大画素の画素値MAXと最小画素の画素値MINとの差分DR(=MAX-MIN)が演算され、このDRを処理ブロックの局所的なダイナミックレンジとする。このダイナミックレンジDRに基づいて、処理ブロックを構成する各画素値が、元の割当ビット数より少ないKビットに再量子化される。つまり、処理ブロックを構成する各画素値から最小画素の画素値MINが減算され、各減算値が、 $DR/2^k$ で除算される。

【0031】その結果、処理ブロックを構成する各画素値はKビットで表現されるようになる。従って、例えばK=1とした場合、25のSD画素の画素値のパターン数は、 $(2^1)^{25}$ 通りになり、ADRC処理を行わない場合に比較して、パターン数を非常に少ないものとすることができる。なお、画素値を、このようにKビットにするADRC処理を、以下、適宜、KビットADRC処理という。

【0032】係数ROM104は、あらかじめ学習が行われることにより求められた予測係数のセットを、クラスごとに記憶しており、クラス分類回路101からクラスが供給されると、そのクラスに対応するアドレスに記憶されている予測係数のセットを読み出し、予測演算回路105に供給する。

【0033】一方、遅延回路102では、予測演算回路105に対して、係数ROM104から予測係数のセットが供給されるタイミングと、後述する予測タップ生成回路103から予測タップが供給されるタイミングとを一致させるために必要な時間だけ、SD画像が遅延され、予測タップ生成回路103に供給される。

【0034】予測タップ生成回路103では、そこに供給されるSD画像から、予測演算回路105において所定のHD画素の予測値を求めるのに用いるSD画素が抽出され、これが予測タップとして、予測演算回路105に供給される。即ち、予測タップ生成回路103では、SD画像から、例えば、クラス分類回路101で抽出されたとの同一の処理ブロックが抽出され、その処理ブロックを構成するSD画素が、予測タップとして、予測演算回路105に供給される。

【0035】予測演算回路105では、係数ROM104からの予測係数 $w_1, w_2, \dots$ と、予測タップ生成回路103からの予測タップ $x_1, x_2, \dots$ を用いて、式(1)に示した演算、即ち、適応処理が行われることにより、注目画素yの予測値 $E[y]$ が求められ、これが、HD画素の画素値として出力される。

【0036】即ち、ここでは、例えば、図26において実線の四角形で囲む、注目画素を中心とする $3 \times 3$ のHD画素(同図において・点で示す)の予測値が、1つの予測タップから求められるようになされており、この場合、予測演算回路105では、この9個のHD画素について、式(1)の演算が行われる。従って、係数ROM

104では、1のクラスに対応するアドレスに、9セットの予測係数のセットが記憶されている。

【0037】以下同様の処理が、その他のSD画素を注目画素として行われ、これにより、SD画像がHD画像に変換される。

【0038】次に、図27は、図25の係数ROM104に記憶させるクラス毎の予測係数のセットを算出する学習処理を行う学習装置の構成例を示している。

【0039】学習における教師データとなるべきHD画像が、間引き回路111および遅延回路114に供給されるようになされており、間引き回路111では、HD画像が、例えば、その画素数が間引かれることにより少なくされ、これによりSD画像とされる。このSD画像は、クラス分類回路112および予測タップ生成回路113に供給される。

【0040】クラス分類回路112または予測タップ生成回路113では、図25のクラス分類回路101または予測タップ生成回路103における場合と同様の処理が行われ、これにより注目画素のクラスまたは予測タップがそれぞれ出力される。クラス分類回路112が出力するクラスは、予測タップメモリ115および教師データメモリ116のアドレス端子(AD)に供給され、予測タップ生成回路113が出力する予測タップは、予測タップメモリ115に供給される。

【0041】予測タップメモリ115では、クラス分類回路112から供給されるクラスに対応するアドレスに、予測タップ生成回路113から供給される予測タップが記憶される。

【0042】一方、遅延回路114では、注目画素に対応するクラスが、クラス分類回路112から教師データメモリ116に供給される時間だけ、HD画像が遅延され、そのうちの、予測タップに対して図26に示した位置関係にあるHD画素の画素値だけが、教師データとして、教師データメモリ116に供給される。

【0043】そして、教師データメモリ116では、クラス分類回路112から供給されるクラスに対応するアドレスに、遅延回路114から供給される教師データが記憶される。

【0044】以下同様の処理が、あらかじめ学習用に用意されたすべてのHD画像から得られるSD画像を構成するすべてのSD画素が注目画素とされるまで繰り返される。

【0045】以上のようにして、予測タップメモリ115または教師データメモリ116の同一のアドレスには、図26において○印で示したSD画素または図26において・印で示したHD画素とそれぞれ同一の位置関係にあるSD画素またはHD画素が、学習データxまたは教師データyとして記憶される。

【0046】なお、予測タップメモリ115と教師データメモリ116においては、同一アドレスに複数の情報



を記憶することができるようになされており、これにより、同一アドレスには、同一のクラスに分類される複数の学習データ $x$ と教師データ $y$ を記憶することができるようになされている。

【0047】その後、演算回路117は、予測タップメモリ115または教師データメモリ116から、同一アドレスに記憶されている学習データとしての予測タップまたは教師データとしてのHD画素の画素値を読み出し、それらを用いて、最小自乗法によって、予測値と教師データとの間の誤差を最小にする予測係数のセットを算出する。即ち、演算回路117では、クラス毎に、式(7)に示した正規方程式がたてられ、これを解くことによりクラス毎の予測係数のセットが求められる。

【0048】以上のようにして、演算回路117で求められたクラス毎の予測係数のセットが、図25の係数ROM104における、そのクラスに対応するアドレスに記憶されている。

【0049】なお、以上のような学習処理において、予測係数のセットを求めるのに必要な数の正規方程式が得られないクラスが生じる場合があるが、そのようなクラスについては、例えば、クラスを無視して正規方程式をたてて解くことにより得られる予測係数のセットなどが、いわばデフォルトの予測係数のセットとして用いられる。

【0050】ところで、図25の画像変換装置によれば、HD画像の画素数を間引くなどして少なくすることにより得られるSD画像から、上述したように、そこに含まれていない高周波成分をも含むHD画像を得ることができるが、元のHD画像に近づけるのには限界がある。その理由として、HD画像の画素数を間引いただけのSD画像の画素(SD画素)の画素値が、元のHD画像を復元するのに、最適ではないことが考えられる。

【0051】そこで、本件出願人は、元のHD画像により近い画質の復号画像を得ることができるようにするため、適応処理を利用した画像の圧縮(符号化)について先に提案している(例えば、特願平8-206552号など)。

【0052】即ち、図28は、適応処理によって、元のHD画像により近い復号画像を得ることができるように、そのHD画像を、最適なSD画像に圧縮(符号化)する画像符号化装置の構成例を示している。

【0053】符号化対象のHD画像は、間引き部121および誤差算出部43に供給される。

【0054】間引き部121では、HD画像が、例えば、単純に間引かれることによりSD画像とされ、補正部41に供給される。補正部41は、間引き部121からSD画像を受信すると、最初は、そのSD画像を、そのままローカルデコード部122に出力する。ローカルデコード部122は、例えば、図25に示した画像変換装置と同様に構成され、補正部41からのSD画像を用

いて、上述したような適応処理を行うことにより、HD画素の予測値を算出し、誤差算出部43に出力する。誤差算出部43は、ローカルデコード部122からのHD画素の予測値の、元のHD画素に対する予測誤差(誤差情報)を算出し、制御部44に出力する。制御部44は、誤差算出部43からの予測誤差に対応して、補正部41を制御する。

【0055】即ち、これにより、補正部41は、間引き部121からのSD画像の画素値を、制御部44からの制御に従って補正し、ローカルデコード部122に出力する。ローカルデコード部122では、補正部41から供給される補正後のSD画像を用いて、再び、HD画像の予測値が求められる。

【0056】以下、例えば、誤差算出部43が出力する予測誤差が、所定値以下となるまで、同様の処理が繰り返される。

【0057】そして、誤差算出部43が出力する予測誤差が、所定値以下となると、制御部44は、補正部41を制御し、これにより、予測誤差が所定値以下となったときの、補正後のSD画像を、HD画像の最適な符号化結果として出力させる。

【0058】従って、この補正後のSD画像によれば、それに適応処理を施すことにより、予測誤差が所定値以下のHD画像を得ることができる。

【0059】ここで、以上のようにして、図28の画像符号化装置から出力されるSD画像は、元のHD画像により近い復号画像を得るのに最適なものといえることから、この画像符号化装置の補正部41、ローカルデコード部122、誤差算出部43、および制御部44で構成される系が行う処理は、最適化処理といえることができる。

【0060】

【発明が解決しようとする課題】ところで、適応処理は、いわば、HD画素の周辺のSD画素で予測タップを構成し、その予測タップを用いて、HD画素の予測値を求めるものであるが、予測タップとして用いられるSD画素は、画像とは無関係に選択されるようになされていた。

【0061】即ち、図25の画像変換装置の予測タップ生成回路103や、この画像変換装置と同様に構成される図28のローカルデコード部122では、常に、一定パターンの予測タップが生成(形成)されるようになされていた。

【0062】しかしながら、画像は、局所的に特性が異なる場合が多く、従って、特性が異なれば、それに対応した予測タップを用いて適応処理をした方が、元のHD画像の画質により近い復号画像を得ることができると考えられる。

【0063】本発明は、このような状況に鑑みてなされたものであり、より画質の向上した復号画像を得ること

ができるようにするものである。

【0064】

【課題を解決するための手段】請求項1に記載の画像符号化装置は、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成する第1の形成手段と、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力する第1の予測手段と、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出する第1の算出手段と、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加する付加手段とを備えることを特徴とする。

【0065】請求項13に記載の画像符号化方法は、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成する第1の形成ステップと、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力する第1の予測ステップと、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出する第1の算出ステップと、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加する付加ステップとを備えることを特徴とする。

【0066】請求項25に記載の画像復号装置は、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターンの予測タップを、注目画素の近傍の画素を用いて形成する形成手段と、形成手段により形成された予測タップと、予測係数とから、原画像信号を予測し、その予測値を求める予測手段とを備えることを特徴とする。

【0067】請求項32に記載の画像復号方法は、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターンの予測タップを、注目画素の近傍の画素を用いて形成する形成ステップと、形成ステップにより形成された予測タップと、予測係数とから、原画像信号を予測し、その予測値を求める予測ステップとを備えることを特徴とする。

【0068】請求項39に記載の記録媒体は、符号化データが、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成し、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する

予測値を出力し、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加することにより得られたものであることを特徴とする。

【0069】請求項1に記載の画像符号化装置においては、第1の形成手段は、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成し、第1の予測手段は、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力するようになされている。第1の算出手段は、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、付加手段は、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加するようになされている。

【0070】請求項13に記載の画像符号化方法においては、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成し、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力し、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加するようになされている。

【0071】請求項25に記載の画像復号装置においては、形成手段は、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターンの予測タップを、注目画素の近傍の画素を用いて形成し、予測手段は、形成手段により形成された予測タップと、予測係数とから、原画像信号を予測し、その予測値を求めるようになされている。

【0072】請求項32に記載の画像復号方法においては、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターンの予測タップを、注目画素の近傍の画素を用いて形成し、その予測タップと、予測係数とから、原画像信号を予測し、その予測値を求めるようになされている。

【0073】請求項39に記載の記録媒体には、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成し、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数

パターンの予測タップそれぞれに対する予測値を出力し、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加することにより得られた符号化データが記録されている。

#### 【0074】

【発明の実施の形態】以下に、本発明の実施の形態を説明するが、その前に、特許請求の範囲に記載の発明の各手段と以下の実施の形態との対応関係を明らかにするために、各手段の後の括弧内に、対応する実施の形態（但し、一例）を付加して、本発明の特徴を記述すると、次のようになる。

【0075】即ち、請求項1に記載の画像符号化装置は、画像信号を符号化する画像符号化装置であって、原画像信号の画素数より少ない画素数の圧縮画像信号を発生する圧縮手段（例えば、図5に示す間引き回路31など）と、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成する第1の形成手段（例えば、図5に示す予測タップ生成回路32や、図22に示す予測タップ生成回路61など）と、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力する第1の予測手段（例えば、図5に示すクラス分類適応処理回路33や、図22に示すクラス分類適応処理回路62など）と、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出する第1の算出手段（例えば、図5に示す予測誤差算出回路34や、図22に示す予測誤差算出回路63など）と、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加する付加手段（例えば、図5に示すタップパターンコード付加回路36や、図22に示すタップパターンコード変更回路64など）とを備えることを特徴とする。

【0076】請求項3に記載の画像符号化装置は、第1の予測手段が、原画像信号および圧縮画像信号に基づいて演算を行うことにより、予測係数を求める演算手段（例えば、図11に示す演算回路87など）を有することを特徴とする。

【0077】請求項4に記載の画像符号化装置は、第1の予測手段が、注目画素を、所定のクラスに分類するクラス分類手段（例えば、図11に示すクラス分類回路82など）をさらに有し、注目画素のクラスに対応する予測係数と、予測タップとから、予測値を求め、演算手段が、原画像信号および圧縮画像信号に基づいて、予測係数を、クラスごとに求めることを特徴とする。

【0078】請求項7に記載の画像符号化装置は、圧縮

画像信号を、最適な圧縮画像信号に変換する最適化手段（例えば、図3に示す最適化部23など）をさらに備えることを特徴とする。

【0079】請求項8に記載の画像符号化装置は、最適化手段が、注目画素の画素値に付加されたパターンコードに対応するパターンの予測タップを形成する第2の形成手段（例えば、図16に示す予測タップ生成回路42Aなど）と、第2の形成手段により形成された予測タップと、予測係数とから、原画像信号を予測し、その予測値を出力する第2の予測手段（例えば、図16に示すクラス分類適応処理回路42Bなど）と、第2の予測手段により求められた予測値の、原画像信号に対する予測誤差を算出する第2の算出手段（例えば、図16に示す誤差算出回路43など）と、第2の算出手段により算出された予測誤差に対応して、注目画素の画素値を補正する補正手段（例えば、図16に示す補正部41など）とを有することを特徴とする。

【0080】請求項10に記載の画像符号化装置は、最適化処理を行うごとに得られる圧縮画像信号と、原画像信号とに基づいて、第2の予測手段により求められる予測値の、原画像信号に対する予測誤差を小さくするように、予測係数を修正する修正手段（例えば、図3に示す適応処理部24など）をさらに備え、第1および第2の予測手段が、修正手段により修正され予測係数を用いて、予測値を求めることを特徴とする。

【0081】請求項11に記載の画像符号化装置は、最適化手段が出力する圧縮画像信号と、修正手段が出力する予測係数とを出力する出力手段（例えば、図3に示す多重化部27など）をさらに備えることを特徴とする。

【0082】請求項12に記載の画像符号化装置は、パターンコードが付加された圧縮画像信号と、予測係数とを出力する出力手段（例えば、図3に示す多重化部27など）をさらに備えることを特徴とする。

【0083】請求項25に記載の画像復号装置は、原画像信号の画素数より少ない画素数の圧縮画像信号を発生し、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップを形成し、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターンの予測タップそれぞれに対する予測値を出力し、複数パターンの予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、複数パターンの予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加することにより得られる圧縮画像信号を含む符号化データを復号する画像復号装置であって、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターンの予測タップを、注目画素の近傍の画素を用いて形成する形成

手段（例えば、図24に示す予測タップ生成回路73など）と、形成手段により形成された予測タップと、予測係数とから、原画像信号を予測し、その予測値を求める予測手段（例えば、図24に示すクラス分類適応処理回路74など）とを備えることを特徴とする。

【0084】請求項28に記載の画像復号装置は、予測手段が、注目画素を、所定のクラスに分類するクラス分類手段（例えば、図17に示すクラス分類回路91など）を有し、注目画素のクラスに対応する予測係数と、予測タップとから、予測値を求め、予測係数が、原画像信号および圧縮画像信号に基づいて、クラスごとに求められたものであることを特徴とする。

【0085】請求項31に記載の画像復号装置は、符号化データが、予測係数も含んでおり、符号化データから、圧縮画像信号と予測係数とを分離する分離手段（例えば、図24に示す分離部72など）をさらに備えることを特徴とする。

【0086】なお、勿論この記載は、各手段を上記したものに限定することを意味するものではない。

【0087】図1は、本発明を適用した画像処理装置の一実施の形態の構成を示している。送信装置1には、デジタル化されたHD画像の画像データが供給されるようになされている。送信装置1は、入力された画像データを間引くこと（その画素数を少なくすること）により圧縮、符号化し、その結果得られるSD画像の画像データを、HD画像の符号化データとして、例えば、光ディスクや、光磁気ディスク、磁気テープその他でなる記録媒体2に記録し、または、例えば、地上波や、衛星回線、電話回線、CATV網、その他の伝送路3を介して伝送する。

【0088】受信装置4では、記録媒体2に記録された符号化データが再生され、または、伝送路3を介して伝送されてくる符号化データが受信され、その符号化データを伸張、復号し、その結果得られるHD画像の復号画像を、図示せぬディスプレイに供給して表示させる。

【0089】なお、以上のような画像処理装置は、例えば、光ディスク装置や、光磁気ディスク装置、磁気テープ装置その他の、画像の記録／再生を行う装置や、あるいはまた、例えば、テレビ電話装置や、テレビジョン放送システム、CATVシステムその他の、画像の伝送を行う装置などに適用される。また、後述するように、送信装置1が出力する符号化データのデータ量が少ないため、図1の画像処理装置は、伝送レートの低い、例えば、携帯電話機その他の、移動に便利な携帯端末などにも適用可能である。

【0090】図2は、送信装置1の構成例を示している。

【0091】I/F（InterFace）11は、外部から供給されるHD画像の画像データの受信処理と、送信機／記録装置16に対しての、符号化データの送信処理を行

うようになされている。ROM（Read Only Memory）12は、IPL（Initial Program Loading）用のプログラムその他を記憶している。RAM（Random Access Memory）13は、外部記憶装置15に記録されているシステムプログラム（OS（Operating System））やアプリケーションプログラムを記憶したり、また、CPU（Central Processing Unit）14の動作上必要なデータを記憶するようになされている。CPU14は、ROM12に記憶されているIPLプログラムにしたがい、外部記憶装置15からシステムプログラムおよびアプリケーションプログラムを、RAM13に展開し、そのシステムプログラムの制御の下、アプリケーションプログラムを実行することで、I/F11から供給される画像データについての、後述するような符号化処理を行うようになされている。外部記憶装置15は、例えば、磁気ディスク装置などでなり、上述したように、CPU14が実行するシステムプログラムやアプリケーションプログラムを記憶している他、CPU14の動作上必要なデータも記憶している。送信機／記録装置16は、I/F11から供給される符号化データを、記録媒体2に記録し、または伝送路3を介して伝送するようになされている。

【0092】なお、I/F11、ROM12、RAM13、CPU14、および外部記憶装置15は、相互にバスを介して接続されている。また、図2において、送信装置1はCPUを用いた構成であるが、ハードロジックで構成することも可能である。

【0093】以上のように構成される送信装置1においては、I/F11にHD画像の画像データが供給されると、その画像データは、CPU14に供給される。CPU14は、画像データを符号化し、その結果得られる符号化データとしてのSD画像を、I/F11に供給する。I/F11は、符号化データを受信すると、それを、送信機／記録装置16に供給する。送信機／記録装置16では、I/F11からの符号化データが、記録媒体2に記録され、または伝送路3を介して伝送される。

【0094】図3は、図2の送信装置1の、送信機／記録装置16を除く部分の機能的なブロック図である。

【0095】符号化すべき画像データとしてのHD画像は、前処理部21、最適化部23、適応処理部24、および予測タップパターン判定部26に供給されるようになされている。

【0096】前処理部21は、そこに供給されるHD画像に対して、後述するような前処理を、例えば、1フレーム（または1フィールド）単位で施し、その結果得られるSD画像または複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットを、スイッチ22または25の端子aにそれぞれ供給するようになされている。スイッチ22の端子aまたはbには、前処理部21または予測タップパターン判定部26が出力するSD画像が、それぞれ供給されるようになされてい

る。スイッチ22は、前処理部21において、あるHD画像に前処理が施され、これによりSD画像が出力されるときだけ、端子aを選択し、それ以外ときは、端子bを選択し、前処理部21または予測タップパターン判定部26が出力するSD画像を、最適化部23に供給するようになされている。

【0097】最適化部23は、スイッチ22から供給されるSD画像に対して、前述の図28で説明した最適化処理を施し、その結果得られる最適SD画像を、適応処理部25、予測タップパターン判定部26、および多重化部27に供給するようになされている。適応処理部24は、最適化部23からの最適SD画像と、元のHD画像とを用いて適応処理を行うことによって、最適SD画像の画素値との線形結合により求められるHD画像の予測値の予測誤差を小さくするクラス毎の予測係数wのセットを複数パターンの予測タップ毎に算出し、スイッチ25の端子bに出力するようになされている。

【0098】スイッチ25は、前処理部21において、あるHD画像に前処理が施され、これにより複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットが出力されるときだけ、端子aを選択し、それ以外ときは、端子bを選択し、前処理部21または適応処理部24が出力する複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットを、最適化部23、予測タップパターン判定部26、および多重化部27に供給するようになされている。

【0099】予測タップパターン判定部26は、最適化部23から供給される最適SD画像から、複数パターンの予測タップを形成し、その複数パターンの予測タップそれぞれを用いて適応処理を行うことで、複数のHD画像の予測値を求めるようになされている。さらに、予測タップパターン判定部26は、複数パターンの予測タップのうち、複数のHD画像の予測値の予測誤差を最小にするものを判定し、その判定結果に対応して、最適化部23からの最適SD画像の画素値に、後述するパターンコードを付加して、スイッチ22の端子bに供給するようになされている。

【0100】多重化部27は、所定の場合に、最適化部23から供給される最適SD画像と、スイッチ25を介して供給される複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットとを多重化し、その多重化結果を、符号化データとして、送信機/記録装置16（図2）に出力するようになされている。

【0101】次に、図4のフローチャートを参照して、その動作について説明する。

【0102】符号化すべきHD画像が、前処理部21、最適化部23、適応処理部24、および予測タップパターン判定部26に供給されると、前処理部21では、ステップS1において、HD画像に前処理が施される。

【0103】即ち、前処理部21は、HD画像の画素数

を少なくして圧縮することによりSD画像を構成し、そのSD画像を構成するSD画素それぞれを順次注目画素として、各注目画素に対して、複数パターンの予測タップを形成する。さらに、前処理部21は、その複数パターンの予測タップそれぞれについて、式(7)に示した正規方程式をたてて解くことにより、クラス毎の予測係数wのセットを求める。そして、前処理部21は、複数パターンの予測タップと、それぞれについて求めたクラス毎の予測係数wのセットの所定のクラスの予測係数のセットとを用いて、式(1)に示した線形1次式を計算することにより、複数パターンの予測タップそれぞれから得られる複数のHD画像の予測値を求める。さらに、前処理部21は、複数パターンの予測タップのうち、複数のHD画像の予測値の予測誤差を最も小さくするものを検出し、その予測タップのパターンにあらかじめ対応付けられている、例えば、2ビットのコードであるタップパターンコードを、注目画素となっているSD画素に付加して出力する。

【0104】以上のようにして、タップパターンコードが付加されたSD画像は、スイッチ22の端子aに、また、正規方程式を解くことにより得られた複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットは、スイッチ25の端子aに、それぞれ出力される。

【0105】スイッチ22および25は、上述したように、前処理部21からSD画像および複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットが出力されるタイミングでは、いずれも端子aを選択しており、従って、前処理部21が出力するSD画像は、スイッチ22を介して、最適化部23に供給され、また、前処理部21が出力する複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットは、スイッチ25を介して、最適化部23および予測タップパターン判定部26に出力される。

【0106】最適化部23は、SD画像および複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットを受信すると、ステップS2において、それらを用いて最適化処理を行う。即ち、最適化部23は、SD画像および複数パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットを用いて適応処理を行い、その結果得られるHD画像の予測値の予測誤差が小さくなるように、SD画像の画素値を補正する。そして、その結果得られる最適SD画像を、適応処理部24および予測タップパターン判定部26に供給する。

【0107】適応処理部24は、最適化部23から最適SD画像を受信すると、ステップS3において、適応処理を行うことにより、最適SD画像を用いて得られるHD画像の予測値の予測誤差を小さくする複数パターンの予測タップのそれぞれについてのクラス毎の予測係数w



のセットを算出する。即ち、適応処理部24は、最適SD画像を構成するSD画素それぞれを順次注目画素として、各注目画素に対して予測タップを形成する。なお、このとき、予測タップは、注目画素に付加されているタップパターンコードに対応するパターンのものが形成される。そして、適応処理部24は、複数パターンの予測タップ毎に、予測タップから正規方程式をたて、それを解くことにより、複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットを求める。この複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットは、スイッチ25の端子bに供給される。

【0108】以上の処理後、ステップS4に進み、スイッチ22および25が、いずれも、端子aからbに切り換えられ、これにより、適応処理部24において求められた複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットが、スイッチ25を介して、最適化部23および予測タップパターン判定部26に供給されるようになる。

【0109】そして、予測タップパターン判定部26は、最適化部23から最適SD画像を受信し、さらに、適応処理部24から複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットを受信すると、ステップS5において、その最適SD画像を構成する各SD画素を注目画素として形成される予測タップの最適なパターンが決定される。

【0110】即ち、予測タップパターン判定部26は、最適SD画像を構成するSD画素それぞれを順次注目画素として、各注目画素に対して、複数パターンの予測タップを形成する。さらに、予測タップパターン判定部26は、その複数パターンの予測タップそれぞれについて、適応処理部24からのその予測タップに対応するクラス毎の予測係数 $w$ のセットのうち、所定のクラスの予測係数のセットを用いて、式(1)に示した線形1次式を計算することにより、複数パターンの予測タップそれぞれから得られる複数のHD画像の予測値を求める。そして、予測タップパターン判定部26は、複数パターンの予測タップそれぞれを用いて得られる複数のHD画像の予測値の予測誤差のうちの最も小さいものに対応するパターンの予測タップを検出し、その予測タップに対応するタップパターンコードに、注目画素となっているSD画素に既に付加されているタップパターンコードを変更する。即ち、いまの場合、SD画素には、既にタップパターンコードが付加されているので、それに代えて、予測誤差を最も小さくする予測タップのタップパターンコードが付加される。

【0111】以上のようにして、タップパターンコードが変更されたSD画像は、スイッチ22の端子bに出力される。

【0112】スイッチ22は、ステップS4で切り換え

られ、端子bを選択しているの、予測タップパターン判定部26が出力するSD画像は、スイッチ22を介して、最適化部23に供給される。最適化部23では、ステップS6において、ステップS2における場合と同様に、最適化処理が行われ、これにより、最適SD画像が出力される。なお、この場合、最適化部23では、ステップS2で説明したように適応処理が行われるが、この適応処理は、スイッチ25を介して、適応処理部24から供給される複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットを用いて行われる。

【0113】最適化部23から出力される最適SD画像は、適応処理部24および予測タップパターン判定部26に供給され、適応処理部24では、ステップS7において、ステップS3における場合と同様に、最適化部23が出力する最適SD画像を用いて適応処理が行われることにより、複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットが求められ、スイッチ25を介して、最適化部23および予測タップパターン判定部26に出力される。

【0114】その後、ステップS8に進み、ステップS5乃至S8の処理を所定の規定回数だけ行ったかどうか判定される。ステップS8において、ステップS5乃至S8の処理を、所定の規定回数だけ、まだ行っていないと判定された場合、ステップS5に戻り、上述の処理を繰り返す。また、ステップS8において、ステップS5乃至S8の処理を、所定の規定回数だけ行ったと判定された場合、ステップS9に進み、多重化部27は、前回のステップS6の処理において、最適化部23が出力した最適SD画像と、そのとき用いられた複数パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットとを多重化し、符号化データとして出力して、処理を終了する。

【0115】以上の処理が、例えば、1フレーム単位などで繰り返される。

【0116】なお、上述の場合、ステップS8において、ステップS5乃至S8の処理を所定の規定回数だけ行ったかどうかを判定するようにしたが、その他、ステップS8では、例えば、その時点で最適化部23から出力された最適SD画像を用いて適応処理を行うことにより得られるHD画像の予測値の予測誤差の、1フレーム分の絶対値和などが、所定の閾値以下であるかどうかを判定し、閾値以下である場合には、ステップS9に進み、閾値以下でない場合には、ステップS5に戻るようにすることも可能である。即ち、ステップS5乃至S8の処理は、最適SD画像を用いて適応処理を行うことにより得られるHD画像の予測値の予測誤差の、1フレーム分の絶対値和が、所定の閾値以下となるまで繰り返すようにすることが可能である。

【0117】次に、図5は、図3の前処理部21の構成

10

20

30

40

50

例を示している。

【0118】符号化すべきHD画像は、間引き回路31、クラス分類適応処理回路33、および予測誤差算出回路34に供給されるようになされている。

【0119】間引き回路31は、HD画像の画素数を、例えば、間引くことにより少なくし、SD画像を構成して、予測タップ生成回路32およびタップパターンコード付加回路36に供給するようになされている。即ち、間引き回路31は、例えば、HD画像を、横×縦が3×3画素の9画素でなる正方形のブロックに分割し、各ブロックの9画素の平均値を、その中心の画素の画素値として、SD画像を構成するようになされている。これにより、間引き回路31では、例えば、図6に・印で示すHD画素からなるHD画像から、同図に○印で示すSD画素からなるSD画像が構成される。

【0120】なお、間引き回路31には、その他、例えば、上述のブロックの中心の画素だけを抽出させて、SD画像を構成させるようにすることなども可能である。

【0121】予測タップ生成回路32は、間引き回路31からのSD画像を構成する各SD画素（図6において、○印で示した部分）を、順次注目画素として、各注目画素について、複数パターンの予測タップを構成するようになされている。即ち、本実施の形態では、例えば、図7乃至図10にそれぞれ示すように、注目画素を中心とする3×3画素、5×3画素、3×5画素、または7×5画素の4パターンの予測タップが形成されるようになされている。これらの4パターンの予測タップは、クラス分類適応処理回路33に供給されるようになされている。

【0122】クラス分類適応処理回路33は、予測タップ生成回路32から供給される4パターンの予測タップそれぞれについて、クラス分類を行い、さらに、各クラスについて、HD画像を用いて式(7)に示した正規方程式をたてて解くことにより、4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットを求めるようになされている。また、クラス分類適応処理回路33は、求めた4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットのうち、所定のクラスの予測係数 $w$ のそれぞれと、4パターンの予測タップそれぞれとから、式(1)に示した線形1次式を演算することにより、4パターンの予測タップそれぞれから得られる複数のHD画像の予測値を求め、予測誤差算出回路34に出力するようになされている。

【0123】なお、クラス分類適応処理回路33において、4パターンの予測タップそれぞれについて求められたクラス毎の予測係数 $w$ のセットは、メモリ35に供給されるようになされている。

【0124】また、本実施の形態では、クラス分類適応処理回路33において、4パターンの予測タップのそれぞれについて、正規方程式は、予測タップのパターンと

は無関係に、例えば、図6に点線で囲んで示すように、注目画素となっているSD画素を中心とする3×3のHD画素の予測値を求めるようにたてられるようになされている。従って、クラス分類適応処理回路33では、3×3のHD画素の予測値を生成するための4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットが求められる。このクラス分類適応処理回路33の詳細な構成については後述する。

【0125】予測誤差算出回路34は、各注目画素について、4パターンの予測タップそれぞれから得られたHD画像の予測値の、元のHD画像の画素値に対する予測誤差を求めるようになされている。つまり、4パターンの予測タップのそれぞれについて、例えば、HD画素の9画素の予測値と元のHD画像の9画素の画素値との差分の自乗和が演算される。そして、予測誤差算出回路34は、4パターンの予測タップのうち、予測誤差（差分の自乗和）が最も小さいものを検出する。さらに、予測誤差算出回路34は、予測誤差が最も小さい予測タップのパターンに対応する2ビットのタップパターンコードを、メモリ35およびタップパターンコード付加回路36に出力するようになされている。

【0126】メモリ35は、クラス分類適応処理回路33から供給される、4パターンの予測タップそれぞれについて求められたクラス毎の予測係数 $w$ のセットを一時記憶するようになされている。そして、メモリ35は、例えば、1フレーム（または1フィールド）のHD画像の処理が終了する（つまり、すべてのSD画素にタップパターンコードが付加される）と、4パターンの予測タップのそれぞれについて求められたクラス毎の予測係数 $w$ のセットを読み出し、スイッチ25の端子aに出力するようになされている。

【0127】タップパターンコード付加回路36は、そこに供給されるSD画像に対して、予測誤差算出回路34から供給されるタップパターンコードを付加するようになされている。即ち、タップパターンコード付加回路36は、注目画素となっているSD画素の画素値（例えば、8ビットなどで構成される）のLSB（Least Significant Bit）側の2ビットを削除し、そこに、2ビットのタップパターンコードを配置するようになされている。タップパターンコード付加回路36においてタップパターンコードの付加されたSD画像は、スイッチ22の端子aに出力されるようになされている。

【0128】ここで、クラス分類適応処理回路33の構成について説明する。クラス分類適応処理回路33は、4パターンの予測タップのそれぞれに対して処理を施す、クラス分類適応処理回路（予測係数、予測値算出）を有している。すなわち、クラス分類適応処理回路33は、4パターンの予測タップそれぞれのための独立した4つのクラス分類適応処理回路（予測係数、予測値算出）を有している。図11及び図12は、そのうちの1



つのクラス分類適応処理回路（予測係数、予測値算出）を示している。なお、4つのクラス分類適応処理回路

（予測係数、予測値算出）は、異なる4つの予測タップが供給される他は、同様の構成であるので、1つのクラス分類適応処理回路（予測係数、予測値算出）を説明して、その他は省略する。

【0129】図11及び図12に示されるクラス分類適応処理回路（予測係数、予測値算出）は、クラス分類回路82、遅延回路84、予測タップメモリ85、教師データメモリ86、演算回路87及び遅延回路88（図11）、並びにクラス分類回路91、係数RAM94及び予測演算回路95（図12）から構成されている。

【0130】図11に示されるクラス分類適応処理回路（予測係数、予測値算出）の一部を構成する、遅延回路88を除く、クラス分類回路82、遅延回路84、予測タップメモリ85、教師データメモリ86、または演算回路87は、図27に示される学習装置のクラス分類回路112、遅延回路114、予測タップメモリ115、教師データメモリ116、または演算回路117と、それぞれ同様に構成されている。ただし、予測タップが予測タップ生成回路32から供給されるため、図27に示される予測タップ生成回路113の代わりに遅延回路88が設けられており、予測タップ生成回路32からの予測タップは遅延回路88に供給されるようになされている。そして、遅延回路88では、遅延回路84と同様に、注目画素に対するクラスが、クラス分類回路82から予測タップメモリ85に供給される時間だけ、予測タップが遅延され、予測タップメモリ85に供給されて記憶されるようになされている。

【0131】また、図12に示されるクラス分類適応処理回路（予測係数、予測値算出）の他の一部を構成する、係数RAM94を除くクラス分類回路91または予測演算回路95は、図25に示されるクラス分類回路101または予測演算回路105と、それぞれ同様に構成されている。係数RAM94は、図11の演算回路87が出力するクラス毎の予測係数のセットを記憶するようになされている。

【0132】以上のように構成されるクラス分類適応処理回路（予測係数、予測値算出）では、1フレームのHD画素に対するデータが、図27における場合と、ほぼ同様にして、予測タップメモリ85及び教師データメモリ86に記憶され、クラス毎の予測係数のセットが生成される。この生成されたクラス毎の予測係数のセットが、図12の係数RAM94に供給されて記憶されるとともに、図5の前処理部21のメモリ35に供給されて記憶される。なお、上述したように、4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットが独立の回路で生成されるため、4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットが図12の係数RAM94に供給されて記憶されるとと

もに、図5の前処理部21のメモリ35に供給されて記憶される。

【0133】図12に示されるクラス分類適応処理回路（予測係数、予測値算出）の一部を構成するクラス分類回路91、係数RAM94及び予測演算回路95では、係数RAM94にクラス毎の予測係数のセットが記憶されると、図25の画像変換装置のクラス分類回路101、係数RAM104、または予測演算回路105と、それぞれ同一の処理が行われ、これによりHD画像の予測値が求められる。即ち、4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットが図12の係数RAM94に記憶されると、クラス分類回路91において、クラス分類が行われ、クラス情報が係数RAM94に供給される。係数RAM94は、供給されたクラス情報に対応する予測係数のセットを出力して、予測演算回路95に供給する。予測演算回路95は、供給された予測タップと予測係数のセットとから式（1）に示した線形一次式を演算することにより、複数のHD画像の予測値を求める。

【0134】なお、クラス分類回路82とクラス分類回路91は、同一の構成であるため、いずれか一方を設けるだけでもよい。

【0135】次に、図13のフローチャートを参照して、前処理部21の処理について説明する。

【0136】前処理部21に、符号化すべきHD画像が入力されると、そのHD画像は、間引き回路31、クラス分類適応処理回路33、および予測誤差算出回路34に供給される。間引き回路31は、HD画像を受信すると、ステップS11において、その画素数を間引き、SD画像を構成する。

【0137】即ち、ステップS11では、図14のフローチャートに示すように、まず最初に、ステップS21において、HD画像が、例えば、3×3画素のHD画像のブロックに分割され、ステップS22に進む。

【0138】なお、本実施の形態において、HD画像は、例えば、輝度信号Yと、色差信号U、Vとから構成され、ステップS21では、輝度信号のブロックと色差信号のブロックとが構成されるようになされている。

【0139】ステップS22では、いずれかのブロックが注目ブロックとされ、その注目ブロックを構成する3×3のHD画素の画素値の平均値が計算される。さらに、ステップS22では、その平均値が、注目ブロックの中心の画素（SD画素）の画素値とされ、ステップS23に進む。

【0140】ステップS23では、注目ブロックが輝度信号のブロックであるかどうか判定される。ステップS23において、注目ブロックが輝度信号のブロックであると判定された場合、ステップS24に進み、SD画素としての注目ブロックの中心の画素の画素値（ここでは、輝度信号）のLSB側の2ビットが、タップパター

ンコードを付加するために、例えば0にクリアされ、ステップS25に進む。また、ステップS23において、注目ブロックが輝度信号のブロックでないと判定された場合、即ち、注目ブロックが色差信号のブロックである場合、ステップS24をスキップして、ステップS25に進む。

【0141】ここで、本実施の形態では、輝度信号についてのみ、複数パターンの予測タップが用意されており、色差信号については、固定パターンの予測タップが用いられるようになされている。従って、タップパターンコードが付加されるのは、輝度信号についてのみで、色差信号については、タップパターンコードは付加されないため、そのLSB側の2ビットをクリアすることは行われなくなっている。

【0142】ステップS25では、ステップS21で構成されたブロックすべてを、注目ブロックとして処理したかどうかが判定され、まだ、すべてのブロックを、注目ブロックとして処理していないと判定された場合、ステップS22に戻り、まだ注目ブロックとしていないブロックを、新たに注目ブロックとして、同様の処理を繰り返す。また、ステップS25において、すべてのブロックを、注目ブロックとして処理したと判定された場合、即ち、SD画像が構成された場合、リターンする。

【0143】図13に戻り、ステップS11において、以上のようにして構成されたSD画像は、間引き回路31から予測タップ生成回路32およびタップパターンコード付加回路36に供給される。予測タップ生成回路32は、間引き回路31からSD画像を受信すると、ステップS12において、それを構成するSD画素を、順次注目画素として、各注目画素について、図7乃至図10に示した4パターンの予測タップを形成（生成）し、クラス分類適応処理回路33に供給する。

【0144】なお、上述したように、4パターンの予測タップが形成されるのは輝度信号についてのみで、色差信号については、例えば、図10に示したような、7×5画素の予測タップだけが、常時形成される。

【0145】クラス分類適応処理回路33は、ステップS13において、まず、予測タップ生成回路32から供給される4パターンの予測タップ（輝度信号の場合）それぞれについて、図11および図12に示したように構成される、それぞれのクラス分類適応処理回路（予測係数、予測値算出）でクラス分類を行う。

【0146】ここで、本実施の形態では、クラス分類回路82および91（図11および図12）において、4パターンの予測タップそれぞれについて、例えば、次のようなクラス分類用のタップ（以下、適宜、クラスタップという）が構成され、クラス分類が行われるようになされている。

【0147】即ち、輝度信号については、4パターンの予測タップのいずれに関しても、例えば、図15（A）

に点線で囲んで示すように、注目画素を中心とする、ひし形状の範囲の5のSD画素によって、クラスタップが構成される。そして、この5画素の画素値のうちの最大値と最小値との差をダイナミックレンジDRとし、このダイナミックレンジDRを用いて、クラスタップのうちの、縦に並ぶ3画素（図15（A）において実線で囲む3画素）が1ビットADRC処理される。そして、その3画素の画素値のパターンに、予測タップに対応するタップコードを付加したものが、注目画素のクラスとされる。従って、この場合、クラスタップのうちの、縦に並ぶ3画素を1ビットADRC処理して得られる画素値のパターンは3ビットで表現され、また、タップコードは2ビットであるから、輝度信号は、32（=2<sup>5</sup>）クラスのうちのいずれかにクラス分類される。

【0148】一方、色差信号については、例えば、図15（B）に点線で囲んで示すように、注目画素を中心とする、正方形の範囲の9のSD画素によって、クラスタップが構成される。そして、この9画素の画素値のうちの最大値と最小値との差をダイナミックレンジDRとし、このダイナミックレンジDRを用いて、クラスタップのうちの、注目画素を中心とするひし形状の範囲の5のSD画素（図15（B）において実線で囲む5画素）が1ビットADRC処理される。そして、その5画素の画素値のパターンが、注目画素のクラスとされる。従って、この場合、クラスタップのうちの、注目画素を中心とする5画素を1ビットADRC処理して得られる画素値のパターンは5ビットで表現されるから、色差信号も、輝度信号と同様に、32（=2<sup>5</sup>）クラスのうちのいずれかにクラス分類される。

【0149】クラス分類適応処理回路33では、以上のようにして、注目画素のクラスが決定されていき、これにより、予測タップメモリ85または教師データメモリ86（図11）の各アドレスに、対応するクラスの予測タップまたはHD画素（教師データ）が記憶される。そして、演算回路87（図11）において、4パターンの予測タップのそれぞれについて、各クラスごとに、予測タップメモリ85または教師データメモリ86にそれぞれ記憶された予測タップまたはHD画像（教師データ）を用いて、式（7）の正規方程式がたてられ、それを解くことにより、4パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットが求められる。4パターンの予測タップそれぞれを用いて得られた、4パターンの予測タップのそれぞれについての各クラス毎の予測係数wのセットは、いずれもメモリ35および係数RAM94に供給されて記憶される。

【0150】その後、クラス分類適応処理回路33は、ステップS14において、4パターンの予測タップを用いて得られた4パターンの予測タップのそれぞれについてのクラス毎の予測係数wのセットそれぞれと、4パターンの予測タップそれぞれとから、式（1）に示した線

形1次式を演算することにより、4パターンの予測タップそれぞれから得られるHD画像の予測値を求め、予測誤差算出回路34に出力する。

【0151】即ち、ステップS14では、間引き回路31が出力するSD画像を構成するSD画素のうちの1つを注目画素として、予測タップ生成回路32で生成された予測タップについて、クラス分類回路91(図12)が出力するクラスに対応するアドレスに記憶された予測係数 $w$ のセットが、係数RAM94(図12)から読み出される。そして、予測演算回路95(図12)において、係数RAM94からの予測係数 $w$ のセットと、注目画素についての予測タップとを用いて、式(1)の線形1次式が演算されることにより、図6で説明した注目画素の周辺にある9個のHD画素の予測値が求められ、予測誤差算出回路34に供給される。

【0152】なお、クラス分類適応処理回路33においては、予測値が、4つの予測タップそれぞれについて求められる。

【0153】予測誤差算出回路34は、ステップS15において、クラス分類適応処理回路33から供給される、4パターンの予測タップそれぞれについてのHD画像の予測値の、元のHD画像の画素値に対する予測誤差を求める。つまり、例えば、4パターンの予測タップのそれぞれについて、HD画素の9画素の予測値と元のHD画素の画素値との差分の自乗和を、予測誤差として求める。そして、ステップS16に進み、注目画素について、予測誤差が最小の予測タップを検出する。さらに、予測誤差算出回路34は、その予測タップに対応する2ビットのタップパターンコードを、タップパターンコード付加回路36に出力する。

【0154】タップパターンコード付加回路36では、ステップS17において、間引き回路31からのSD画像を構成するSD画素のうちの注目画素の画素値(但し、本実施の形態では、輝度信号についてだけ)のLSB側の2ビットが、タップパターンコードとされて(注目画素の画素値のLSB側の2ビットに代えて、2ビットのタップパターンコードが付加されて)出力される。

【0155】その後、ステップS18に進み、すべてのSD画素にタップパターンコードが付加されたかどうか判定され、まだ、すべてのSD画素にタップパターンコードが付加されていないと判定された場合、ステップS14に戻り、タップパターンコードが付加されていないSD画素のうちのいずれかを、新たに注目画素として、ステップS14乃至S18の処理を繰り返す。一方、ステップS18において、すべてのSD画素にタップパターンコードが付加されたと判定された場合、メモリ35は、ステップS19において、4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットを出力して、処理を終了する。

【0156】前処理部21では、以上のようにして、間

引き回路31が出力するSD画像を構成するSD画素

(ここでは、上述したように、 $3 \times 3$ のHD画素の平均値を画素値として有する画素)それぞれについて、予測誤差が最小となる予測タップのタップパターンコードが、いわば仮に付加される。

【0157】次に、図16は、図3の最適化部23の構成例を示している。なお、図中、図28の画像符号化装置における場合と基本的に同様に構成される部分については、同一の符号を付してある。即ち、最適化部23は、間引き回路121がなく、ローカルデコード部122に代えてローカルデコード部42が設けられている他は、図28の画像符号化装置と基本的に同様に構成されている。

【0158】ローカルデコード部42は、予測タップ生成回路42Aおよびクラス分類適応処理回路42Bから構成され、そこには、補正部41からSD画像が供給されるようになされている。予測タップ生成回路42Aは、補正部41から供給されるSD画像のSD画素のLSB側に配置されているタップパターンコードに対応して予測タップを形成(生成)し、クラス分類適応処理回路42Bに供給するようになされている。クラス分類適応処理回路42Bには、予測タップの他、クラス分類用のSD画素、4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットが供給されるようになされている。クラス分類適応処理回路42Bは、予測タップを構成する注目画素を、図15で説明したようにして、クラス分類用のSD画素を用いてクラス分類し、そのクラスに対応した予測係数 $w$ のセットと、予測タップとから、式(1)に示した線形1次式を演算することにより、図6に点線で囲んで示した、注目画素となっているSD画素を中心とする $3 \times 3$ のHD画素の画素値の予測値を求めるようになされている。この予測値は、誤差算出部43に供給されるようになされている。

【0159】ここで、図17は、図16のクラス分類適応処理回路42Bの構成例を示している。なお、図中、図12における場合と対応する部分については、同一の符号を付してある。即ち、クラス分類適応処理回路42Bは、図12に示したクラス分類適応処理回路33を構成する1つのクラス分類適応処理回路(予測係数、予測値算出)の一部と同一に構成されており、その説明は省略する。

【0160】次に、図18のフローチャートを参照して、その動作について説明する。

【0161】最適化部23は、SD画像を受信すると、そのSD画像を構成するSD画素のうちの1つを注目画素とし、ステップS31において、注目画素の画素値を補正する補正量を表す変数 $\Delta$ を、例えば0に初期化する。また、ステップS31では、補正量を変化させる変化量(以下、適宜、オフセット量という)を表す変数 $S$ に、初期値としての、例えば4または1がセットされ

10

20

30

40

50

る。

【0162】即ち、輝度信号については、上述したように、そのLSB側の2ビットがタップパターンコードであり、画素値を構成するものではないため、オフセット量Sには、4 ( $=2^2$ ) がセットされる。また、色差信号については、そのようなことはなく、すべてのビットが画素値を構成するため、オフセット量Sには、1 ( $=2^0$ ) がセットされる。

【0163】さらに、ステップS31では、注目画素の補正の回数をカウントする変数iに、初期値としての-1がセットされ、ステップS32に進む。ステップS32では、回数iが1だけインクリメントされ、ステップS33に進み、注目画素の画素値を補正量Δだけ補正した補正值を用いて適応処理を行った場合に、その補正により影響を受けるHD画素の予測値の予測誤差Eが算出される。

【0164】即ち、この場合、補正部41は、注目画素の画素値に、例えば、補正量Δを加算し、その加算値を、注目画素の画素値として、ローカルデコード部42に出力する。ここで、注目画素について、最初にステップS33の処理が施される場合、即ち、回数i=0の場合、補正量Δは、ステップS31でセットされた初期値である0のままであるから、補正部41からは、注目画素の画素値がそのまま出力される。

【0165】ローカルデコード部42では、予測タップ生成回路42Aにおいて、注目画素の画素値のLSB側の2ビットに配置されているタップパターンコードに対応して、予測タップが形成され、クラス分類適応処理回路42Bに出力される。クラス分類適応処理回路42Bでは、まず、注目画素が、図5のクラス分類適応処理回路33における場合と同様にクラス分類される。さらに、クラス分類適応処理回路42Bでは、そのクラスに対応する予測係数と、予測タップ生成回路42Aからの予測タップとから、式(1)に示した線形1次式を演算することにより、HD画素の画素値の予測値が求められる。

【0166】即ち、クラス分類適応処理回路42Bでは、クラス分類回路91 (図17) において、予測タップ生成回路42Aからの予測タップを構成するSD画素から、図15で説明したようなクラスタップが構成され、クラス分類が行われる。このクラス分類回路91におけるクラス分類の結果得られるクラスは、係数RAM94 (図17) に供給される。

【0167】係数RAM94 (図17) は、スイッチ25を介して供給される4パターンの予測タップそれぞれについてのクラス毎の予測係数のセットを記憶しており、クラス分類回路91からのクラスに対応する予測係数のセットであって、注目画素に付加されているタップパターンコードに対応する予測タップについての予測係数のセットを読み出す。この予測係数のセットは、予測

演算回路95 (図17) に供給される。

【0168】予測演算回路95では、係数RAM94からの予測係数のセットと、予測タップ生成回路42Aから供給される予測タップとを用いて、式(1)の線形1次式が演算されることにより、HD画素の予測値が求められる。

【0169】また、クラス分類適応処理回路42Bでは、注目画素の画素値を補正量Δだけ補正した場合に、その補正により影響を受けるHD画素についても、同様にして、予測値が求められる。

【0170】即ち、例えば、いま、図19に示すように、SD画素Aを注目画素として補正したとする。本実施の形態では、予測タップの範囲が最も広いのは、図10に示したように、 $7 \times 5$ のSD画素で予測タップが構成される場合で、このように、 $7 \times 5$ のSD画素で予測タップが構成される場合に、その予測タップにSD画素Aが含まれるケースであって、SD画素Aから最も離れたSD画素が注目画素とされるのは、SD画素B, C, D, Eが注目画素とされ、 $7 \times 5$ 画素の予測タップが構成されるケースである。そして、SD画素B, C, D, Eが注目画素とされ、 $7 \times 5$ 画素の予測タップが構成された場合、本実施の形態では、同図に実線で囲んで示す範囲b, c, d, eの中の $3 \times 3$ のHD画素の予測値がそれぞれ求められる。従って、SD画素Aを注目画素として、その画素値を補正した場合に、その補正により影響を受けるのは、最悪のケースで、範囲b, c, d, eを含む最小の長方形である、図19において点線で示す範囲内の $21 \times 15$ のHD画素の予測値ということになる。

【0171】従って、本実施の形態では、クラス分類適応処理回路42Bにおいて、このような $21 \times 15$ のHD画素の予測値が求められる。

【0172】クラス分類適応処理回路42Bで求められたHD画素の予測値は、誤差算出部43に供給される。誤差算出部43では、クラス分類適応処理回路42BからのHD画素の予測値から、対応するHD画素の真の画素値が減算され、その減算値である予測誤差の、例えば自乗和が求められる。そして、この自乗和が、誤差情報Eとして、制御部44に供給される。

【0173】制御部44は、誤差算出部43から誤差情報を受信すると、ステップS34において、回数iが0であるかどうかを判定する。ステップS34において、回数iが0であると判定された場合、即ち、制御部44が受信した誤差情報Eが、注目画素の補正を行わずに得られたものである場合、ステップS35に進み、注目画素の補正を行わずに得られた誤差情報 (未補正時の誤差情報) を記憶する変数E<sub>0</sub>に、誤差情報Eがセットされ、また、前回得られた誤差情報を記憶する変数E'にも、誤差情報Eがセットされる。さらに、ステップS35では、補正量Δが、オフセット量Sだけインクリメン

トされ、制御部44は、それにより得られた補正量 $\Delta$ だけ、注目画素の画素値を補正するように、補正部41を制御する。その後は、ステップS32に戻り、以下、同様の処理を繰り返す。

【0174】この場合、ステップS32において、回数*i*は1だけインクリメントされて1となるから、ステップS34では、回数*i*が0でないと判定され、ステップS36に進む。ステップS36では、回数*i*が1であるかどうか判定される。この場合、回数*i*は1となっているから、ステップS36では、回数*i*は1であると判定され、ステップS37に進み、前回の誤差情報*E'*が、今回の誤差情報*E*以上であるかどうか判定される。ステップS37において、前回の誤差情報*E'*が、今回の誤差情報*E*以上でないと判定された場合、即ち、補正量 $\Delta$ だけ注目画素の画素値を補正することにより、今回の誤差情報*E*の方が、前回の誤差情報*E'*（ここでは、補正をしていない場合の誤差情報）より増加した場合、ステップS38に進み、制御部44は、オフセット量*S*に、-1を乗算したものを、新たなオフセット量*S*とし、さらに、補正量 $\Delta$ をオフセット量*S*の2倍だけインクリメントし、ステップS32に戻る。

【0175】即ち、注目画素の画素値を、補正量 $\Delta$ （この場合、 $\Delta=S$ ）だけ補正することにより、補正しなかったときよりも誤差が増加した場合には、オフセット量*S*の符号が反転される（本実施の形態では、ステップS31において正の値がオフセット量*S*にセットされているので、ステップS38では、オフセット量*S*の符号は、正から負にされる）。さらに、前回は*S*であった補正量 $\Delta$ が、-*S*にされる。

【0176】また、ステップS37において、前回の誤差情報*E'*が、今回の誤差情報*E*以上であると判定された場合、即ち、補正量 $\Delta$ だけ注目画素の画素値を補正することにより、今回の誤差情報*E*が、前回の誤差情報*E'*より減少した場合（または前回の誤差情報*E'*と同じである場合）、ステップS39に進み、制御部44は、補正量 $\Delta$ をオフセット量*S*だけインクリメントするとともに、前回の誤差情報*E'*に、今回の誤差情報*E*をセットすることにより更新して、ステップS32に戻る。

【0177】この場合、ステップS32において、回数*i*は、さらに1だけインクリメントされて2となるから、ステップS34またはS36では、回数*i*が0または1でないとそれぞれ判定され、その結果、ステップS36からS40に進む。ステップS40では、回数*i*が2であるかどうか判定される。いま、回数*i*は2となっているから、ステップS40では、回数*i*は2であると判定され、ステップS41に進み、未補正時の誤差情報*E<sub>0</sub>*が今回の誤差情報*E*以下であり、かつオフセット量*S*が負であるかどうか判定される。

【0178】ステップS40において、未補正時の誤差

情報*E<sub>0</sub>*が今回の誤差情報*E*以下であり、かつオフセット量*S*が負であると判定された場合、即ち、注目画素を+*S*だけ補正しても、また、-*S*だけ補正しても、補正しないときより誤差が増加する場合、ステップS42に進み、補正量 $\Delta$ が0とされ、ステップS47に進む。

【0179】また、ステップS40において、未補正時の誤差情報*E<sub>0</sub>*が今回の誤差情報*E*以下でないか、またはオフセット量*S*が負でないと判定された場合、ステップS44に進み、前回の誤差情報*E'*が、今回の誤差情報*E*以上であるかどうか判定される。ステップS44において、前回の誤差情報*E'*が、今回の誤差情報*E*以上であると判定された場合、即ち、補正量 $\Delta$ だけ注目画素の画素値を補正することにより、今回の誤差情報*E*が、前回の誤差情報*E'*より減少した場合、ステップS45に進み、制御部44は、補正量 $\Delta$ をオフセット量*S*だけインクリメントするとともに、前回の誤差情報*E'*に、今回の誤差情報*E*をセットすることにより更新して、ステップS32に戻る。

【0180】この場合、ステップS32において、回数*i*は、さらに1だけインクリメントされて3となるから、以下では、ステップS34、S36、またはS40では、回数*i*が0、1、または2でないとそれぞれ判定され、その結果、ステップS40からS44に進む。従って、ステップS44において、前回の誤差情報*E'*が、今回の誤差情報*E*以上でないと判定されるまで、ステップS32乃至S34、S36、S40、S44、S45のループ処理が繰り返される。

【0181】そして、ステップS44において、前回の誤差情報*E'*が、今回の誤差情報*E*以上でないと判定された場合、即ち、補正量 $\Delta$ だけ注目画素の画素値を補正することにより、今回の誤差情報*E*の方が、前回の誤差情報*E'*より増加した場合、ステップS46に進み、制御部44は、補正量 $\Delta$ をオフセット量*S*だけデクリメントし、ステップS47に進む。即ち、この場合、補正量 $\Delta$ は、誤差が増加する前の値とされる。

【0182】ステップS47では、制御部44は、補正部41を制御することにより、ステップS42またはS46で得られた補正量 $\Delta$ だけ注目画素の画素値を補正させ、これにより、注目画素の画素値は、適応処理により予測値を得るのに、予測誤差が最小となるような最適なものに補正される。

【0183】そして、ステップS48に進み、すべてのSD画素を注目画素として処理を行ったかどうか判定される。ステップS48において、すべてのSD画素を注目画素として、まだ処理を行っていないと判定された場合、ステップS31に戻り、まだ、注目画素とされていないSD画素を新たな注目画素として、同様の処理を繰り返す。また、ステップS48において、すべてのSD画素を注目画素として処理を行ったと判定された場合、処理を終了する。



【0184】以上のようにして、SD画像の画素値は、HD画像の予測値を求めるのに、最適なものに最適化される。

【0185】次に、図20は、図3の適応処理部24の構成例を示している。

【0186】予測タップ生成回路51には、最適化部23からの最適SD画像が供給されるようになされており、そこでは、図16の予測タップ生成回路42Aにおける場合と同様に、その画素値のLSB側の2ビットに配置されているタップパターンコードが検出され、その

タップパターンコードにしたがって、予測タップが構成され、クラス分類適応処理回路52に供給されるようになされている。

【0187】クラス分類適応処理回路52には、予測タップの他、クラス分類に使用される最適SD画像及び元のHD画像も供給されるようになされており、そこでは、予測タップを構成する注目画素のクラス分類が、例えば、図15で説明した場合と同様にして行われ、さらに、その結果得られる各クラスについて、予測タップとHD画像を用いて式(7)に示した正規方程式がたてられるようになされている。そして、クラス分類適応処理回路52は、そのクラスごとの正規方程式を解くことにより新たな4パターンの予測タップのそれぞれについての予測係数 $w$ のセットを求めて出力するようになされている。

【0188】次に、その動作について、図21のフローチャートを参照して説明する。予測タップ生成回路51は、最適SD画像を受信すると、ステップS51において、その最適SD画素を構成する各SD画素に付加されているタップパターンコードを検出(抽出)し、ステップS52に進み、その抽出したタップパターンコードに基づいて、予測タップを形成する。そして、予測タップ生成回路51は、形成した予測タップを、クラス分類適応処理回路52に出力する。クラス分類適応処理回路52は、ステップS53において、予測タップを構成する注目画素のクラス分類を行い、その結果得られる各クラスについて、予測タップとHD画像を用いて正規方程式をたてて解くことにより予測係数 $w$ を求めて出力し、処理を終了する。

【0189】これにより、適応処理部24では、最適SD画像から、元のHD画像を得るのに、予測誤差を最も小さくする4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットが求められる。この4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットは、上述したように、最適化部23と予測タップパターン判定部26に供給され、適応処理(式(1)に示す線形1次式の計算)に用いられる。

【0190】なお、図20の実施の形態では、予測タップ生成回路51において、画素値のLSB側の2ビットに配置されているタップパターンコードを検出し、その

タップパターンコードに従って予測タップを構成するようにしたが、予測タップ生成回路51は、図5の前処理部21の予測タップ生成回路32と同様に構成することも可能である。つまり、予測タップ生成回路51には、4パターンの予測タップすべてを構成させ、クラス分類適応処理回路52に供給させることができる。この場合、クラス分類適応処理回路52は、4パターンの予測タップのそれぞれに対応する4つの予測係数を算出するためのクラス分類適応処理回路(輝度信号用)で構成することができ、このクラス分類適応処理回路のそれぞれは、図11で示される、クラス分類適応処理回路(予測係数、予測値算出)を構成する一部と同様に構成することができる。

【0191】そして、その場合、各クラス分類適応処理回路には、HD画像を構成する各HD画素に対して対応する各パターンの予測タップが供給され、その予測タップを構成する最適SD画素を用いてクラスタップが形成されて、それぞれクラス分類が行われる。さらに、各クラス分類適応処理回路において、1フレームのHD画素と、そのHD画素に対する予測タップとが、それぞれ教師データメモリ86と予測タップメモリ85とにクラス毎に記憶される。その後、各クラス分類適応処理回路のそれぞれにおいて、図27の学習装置における場合と同様にして、4パターンの予測タップについての新たなクラス毎の予測係数のセットが生成される。

【0192】次に、図22は、図3の予測タップパターン判定部26の構成例を示している。

【0193】予測タップパターン判定部26は、同図に示すように、予測タップ生成回路61、クラス分類適応処理回路62、予測誤差算出回路63、およびタップパターンコード変更回路64から構成されており、これらの予測タップ生成回路61、クラス分類適応処理回路62、予測誤差算出回路63、またはタップパターンコード変更回路64は、図5における前処理部21の予測タップ生成回路32、クラス分類適応処理回路33、予測誤差算出回路34、またはタップパターンコード付加回路36と基本的に同様に構成されている。

【0194】次に、図23のフローチャートを参照して、その動作について説明する。

【0195】予測タップパターン判定部26には、最適SD画像、4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセット、HD画像が供給されるようになされており、最適SD画像は、予測タップ生成回路61とタップパターンコード変更回路64に供給され、また、4パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットまたはHD画像は、クラス分類適応処理回路62または予測誤差算出回路63にそれぞれ供給されるようになされている。

【0196】予測タップ生成回路61は、最適SD画像を受信すると、ステップS61において、図5の予測タ

10

20

30

40

50

ップ生成回路32と同様に、そのうちの1つを注目画素とし、その注目画素について、図7乃至図10に示した4パターンの予測タップを形成する。そして、この4パターンの予測タップは、クラス分類適応処理回路62に出力される。

【0197】クラス分類適応処理回路62は、注目画素を対象に形成された4パターンの予測タップを受信すると、ステップS62において、その4パターンの予測タップそれぞれと、対応するクラス毎の予測係数 $w$ のセットそれぞれとを用いて、式(1)で表される線形1次式を計算し、これにより、4パターンの予測タップそれぞれから得られるHD画像の9画素の予測値を求め、予測誤差算出回路63に出力される。

【0198】予測誤差算出回路63では、ステップS63またはS64において、図5の予測誤差算出回路34が行う図13のステップS15またはS16における場合とそれぞれ同様の処理が行われ、これにより、4パターンの予測タップのうち、予測誤差を最小にするもののタップパターンコードが、タップパターンコード変更回路64に出力される。

【0199】タップパターンコード変更回路64では、ステップS65において、注目画素（最適SD画像のSD画素）のLSB側の2ビットに付加されているタップパターンコードが、予測誤差算出回路63から供給されるタップパターンコードに変更され、ステップS66に進む。

【0200】ステップS66では、すべてのSD画素を注目画素として処理が行われたかどうかが判定され、まだ、すべてのSD画素を注目画素としていないと判定された場合、ステップS61に戻り、また注目画素とされていないSD画素を新たに注目画素として、同様の処理を繰り返す。一方、ステップS66において、すべてのSD画素を注目画素として処理を行ったと判定された場合、処理を終了する。

【0201】予測タップパターン判定部26では、以上のように、適応処理部24で得られた4パターンの予測タップのそれぞれについての予測係数 $w$ のセットを用いて、タップパターンコードが、より予測誤差が小さくなる予測タップに対応するものに変更される。

【0202】次に、図24は、図1の受信装置4の構成例を示している。

【0203】受信機／再生装置71においては、記録媒体2に記録された符号化データが再生され、または伝送路3を介して伝送されてくる符号化データが受信され、分離部72に供給される。分離部72では、符号化データが、SD画像の画像データと4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットに分離され、SD画像の画像データは、予測タップ生成回路73に供給され、4パターンの予測タップのそれぞれについてのクラス毎の予測係数 $w$ のセットは、クラス分

類適応処理回路74に供給される。

【0204】予測タップ生成回路73またはクラス分類適応処理回路74は、図16に示した最適化部23のローカルデコード部42を構成する予測タップ生成回路42Aまたはクラス分類適応処理回路42B（図17）とそれぞれ同様に構成されている。従って、ローカルデコード部42における場合と同様にして、HD画像の予測値が求められ、これが復号画像として出力される。この復号画像は、上述したように、元の画像とほぼ同一の画像となる。

【0205】なお、受信側においては、図24に示すような受信装置4でなくても、間引きされた画像を単純な補間により復号する装置により、予測係数を用いずに、通常の補間を行うことで復号画像を得ることができる。但し、この場合に得られる復号画像は、画質（解像度）の劣化したものとなる。

【0206】以上のように、HD画像を圧縮することにより得られるSD画像を構成する画素のうちの1つを注目画素として、その注目画素に対して、複数パターンの予測タップを形成し、予測タップと予測係数との線形結合により、HD画像の予測値を求める適応処理を行い、複数パターンの予測タップそれぞれから得られる予測値の予測誤差を算出し、複数パターンの予測タップのうち、最小の予測誤差が得られるものに対応するタップパターンコードを、注目画素の画素値に付加するようにしたので、画像の局所的な特性に対応した予測タップを用いて適応処理が行われ、その結果、より画質の良い復号画像を得ることが可能となる。

【0207】また、2ビットのタップパターンコードを、画素値のLSB側の2ビットに代えて配置するようにしたので、データ量の増加を防止することが可能となる。なお、タップパターンコードは、画素値のLSB側に配置されるので、それほど大きな画質の劣化はない。

【0208】さらに、最適化部23において、誤差を最小にする予測タップを用いて適応処理を行うことにより、SD画像を最適化するようにしたので、元のHD画像をほぼ同一の復号画像を得ることが可能となる。

【0209】また、適応処理部24において、最適SD画像を用いて適応処理を行い、複数パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットを、いわば、より適切なものに更新（修正）し、予測タップパターン判定部26において、その更新された複数パターンの予測タップのそれぞれについてのクラス毎の予測係数のセットを用いて、予測タップを決め直すようにしたので、さらに画質の向上した復号画像を得ることが可能となる。

【0210】以上、本発明を、HD画像を符号化／復号する画像処理装置に適用した場合について説明したが、本発明は、その他、SD画像などの標準解像度の画像その他を符号化／復号する場合にも適用可能である。即



ち、例えば、NTSC方式などの標準方式のテレビジョン信号を符号化／復号する場合にも適用可能である。但し、本発明は、データ量の多い、いわゆるハイビジョン方式のテレビジョン信号などを符号化／復号する場合に、特に有効である。また、本発明は、いわゆる階層符号化を行う場合などにも適用可能である。

【0211】なお、本実施の形態では、輝度信号についてのみ、複数パターンの予測タップを用意し、色差信号については、 $5 \times 7$ 画素の予測タップだけを用いるようにしたが、色差信号も、輝度信号と同様に処理することが可能である。

【0212】また、本実施の形態においては、タップパターンコードを2ビットとするようにしたが、タップパターンコードは2ビットに限定されるものではない。但し、より少ないビット数であることが望ましい。

【0213】さらに、本実施の形態では、画素値のLSB側の2ビットに代えて、タップパターンコードを配置するようにしたが、タップパターンコードは、画素値とは別に記録または伝送することも可能である。

【0214】また、本実施の形態では、前処理部21で前処理し、最適化部23で最適化した最適SD画像を用いて、予測係数を更新し、その予測係数を用いて、再度、タップパターンコードを決め直すようにしたが、前処理部21で前処理し、最適化部23で最適化した最適SD画像を、そのまま符号化データとすることも可能である。この場合、復号画像の画質(S/N)は、タップパターンコードを決め直す場合に比較して、多少劣化するが、処理の高速化を図ることが可能となる。

【0215】さらに、本実施の形態では、 $3 \times 3$ 、 $5 \times 3$ 、 $3 \times 5$ 、 $7 \times 5$ 画素の4パターンの予測タップを用いるようにしたが、これ以外の、例えば、 $1 \times 5$ や $5 \times 1$ 画素などの予測タップを用いるようにすることも可能である。また、予測タップのパターンも4種類に限定されるものではない。

【0216】さらに、本実施の形態では特に言及しなかったが、画素値に、タップパターンコードを付加した後は、そのタップパターンコードが付加されたLSB側の2ビットを所定値にしたものを画素値として処理しても良いし、また、タップパターンコードも含めて画素値とし、処理を行うようにしても良い。なお、本件発明者が行った実験によれば、タップパターンコードも含めて画素値とした場合、そのタップパターンコードの部分をも所定値としての0とした場合に比較して、S/Nは多少劣化するが、階調が多少向上するという結果が得られている。

【0217】また、図18においては、注目画素の画素値を、オフセット量Sとしての4または1ずつ補正することにより、予測誤差Eが最初に極小となる補正量 $\Delta$ を検出するようにしたが、その他、例えば、注目画素の画素値がとり得る値すべてについて予測誤差Eを求め、そ

の最小値を検出し、その場合の補正量 $\Delta$ によって、注目画素の画素値を補正するようにすることも可能である。この場合、処理に時間を要することとなるが、よりS/Nの高い復号画像を得ることが可能となる。

【0218】さらに、このように注目画素の画素値がとり得る値すべてについて予測誤差Eを求める場合には、注目画素の画素値の初期値は、どのような値(但し、注目画素の画素値がとり得る範囲内の値)であっても良い。即ち、この場合、初期値がどのような値であっても、予測誤差Eを最小にする補正値 $\Delta$ を求めることができる。

【0219】なお、本発明の主旨を逸脱しない範囲において、さまざまな変形や応用例が考えうる。従って、本発明の要旨は、上述の実施の形態に限定されるものではない。

#### 【0220】

【発明の効果】本発明の画像符号化装置および画像符号化方法によれば、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターンの予測タップが形成され、複数パターンの予測タップそれぞれと、所定の予測係数とから、原画像信号が予測され、複数パターンの予測タップそれぞれに対する予測値が出力される。そして、複数パターン of 予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差が算出され、複数パターン of 予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードが、注目画素の画素値に付加される。従って、そのパターンコードにしたがって予測タップを形成して復号を行うことで、より画質の向上した復号画像を得ることが可能となる。

【0221】本発明の画像復号装置およびの画像復号方法によれば、符号化データに含まれる圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の画素値に付加されているパターンコードに対応するパターン of 予測タップが、注目画素の近傍の画素を用いて形成され、その予測タップと、予測係数とから、原画像信号が予測され、その予測値が求められる。従って、より原画像信号に近い予測値を得ることが可能となる。

【0222】請求項39に記載の記録媒体には、圧縮画像信号を構成する画素のうちの1つを注目画素として、その注目画素の近傍の画素を用いて、複数パターン of 予測タップを形成し、複数パターン of 予測タップそれぞれと、所定の予測係数とから、原画像信号を予測し、複数パターン of 予測タップそれぞれに対する予測値を出力し、複数パターン of 予測タップそれぞれに対する予測値の、原画像信号に対する予測誤差を算出し、複数パターン of 予測タップのうち、最小の予測誤差が得られる予測タップに対応するパターンコードを、注目画素の画素値に付加することにより得られた符号化データが記録されている。従って、そのパターンコードにしたがって予測

タップを形成して復号を行うことで、より画質の向上した復号画像を得ることが可能となる。

【図面の簡単な説明】

【図 1】本発明を適用した画像処理装置の一実施の形態の構成を示すブロック図である。

【図 2】図 1 の送信装置 1 の構成例を示すブロック図である。

【図 3】図 2 の送信装置 1 の機能的構成例を示すブロック図である。

【図 4】図 3 の送信装置 1 の動作を説明するためのフローチャートである。

【図 5】図 3 の前処理部 2 1 の構成例を示すブロック図である。

【図 6】図 5 の間引き回路 3 1 の処理を説明するための図である。

【図 7】予測タップの構成例を示す図である。

【図 8】予測タップの構成例を示す図である。

【図 9】予測タップの構成例を示す図である。

【図 10】予測タップの構成例を示す図である。

【図 11】図 5 のクラス分類適応処理回路 3 3 を構成するクラス分類適応処理回路（予測係数、予測値算出）の一部の構成例を示すブロック図である。

【図 12】図 5 のクラス分類適応処理回路 3 3 を構成するクラス分類適応処理回路（予測係数、予測値算出）の他の一部の構成例を示すブロック図である。

【図 13】図 5 の前処理部 2 1 の処理を説明するためのフローチャートである。

【図 14】図 13 のステップ S 1 1 の処理のより詳細を説明するためのフローチャートである。

【図 15】クラス分類を行うためのクラスタップの構成例を示す図である。

【図 16】図 3 の最適化部 2 3 の構成例を示すブロック図である。

【図 17】図 16 のクラス分類適応処理回路 4 2 B 及び図 2 4 のクラス分類適応処理回路 7 4 の構成例を示すブロック図である。

【図 18】図 16 の最適化部 2 3 の処理を説明するためのフローチャートである。

【図 19】図 18 のステップ S 3 3 の処理を説明するための図である。

【図 20】図 3 の適応処理部 2 4 の構成例を示すブロック

\* ク図である。

【図 21】図 20 の適応処理部 2 4 の処理を説明するためのフローチャートである。

【図 22】図 3 の予測タップパターン判定部 2 6 の構成例を示すブロック図である。

【図 23】図 2 2 の予測タップパターン判定部 2 6 の処理を説明するためのフローチャートである。

【図 24】図 1 の受信装置 4 の構成例を示すブロック図である。

【図 25】本件出願人が先に提案した画像変換装置の構成例を示すブロック図である。

【図 26】図 2 5 のクラス分類回路 10 1 の処理を説明するための図である。

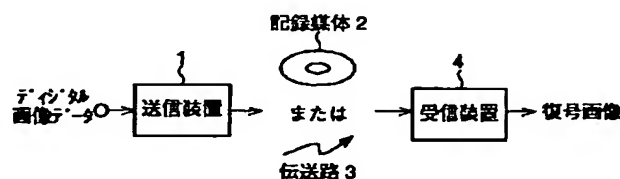
【図 27】本件出願人が先に提案した学習装置の構成例を示すブロック図である。

【図 28】本件出願人が先に提案した画像符号化装置の構成例を示すブロック図である。

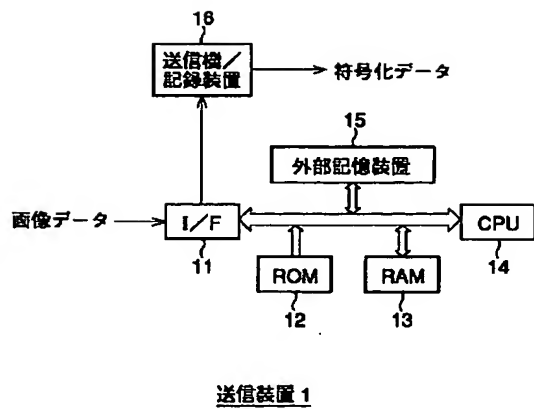
【符号の説明】

1 送信装置, 2 記録媒体, 3 伝送路, 4 受信装置, 11 I/F, 12 ROM, 13 RAM, 14 CPU, 15 外部記憶装置, 16 送信機/記録装置, 21 前処理部, 22 スイッチ, 23 最適化部, 24 適応処理部, 25 スイッチ, 26 予測タップパターン判定部, 31 間引き回路, 32 予測タップ生成回路, 33 クラス分類適応処理回路, 34 予測誤差算出回路, 35 メモリ, 36 タップパターンコード付加回路, 41 補正部, 42 ローカルデコード部, 42A 予測タップ生成回路, 42B クラス分類適応処理回路, 43 誤差算出部, 44 制御部, 51 予測タップ生成回路, 52 クラス分類適応処理回路, 61 予測タップ生成回路, 62 クラス分類適応処理回路, 63 予測誤差算出回路, 64 タップパターンコード変更回路, 71 受信機/再生装置, 72 分離部, 73 予測タップ生成回路, 74 クラス分類適応処理回路, 82 クラス分類回路, 84 遅延回路, 85 予測タップメモリ, 86 教師データメモリ, 87 演算回路, 88 遅延回路, 91 クラス分類回路, 94 係数 RAM, 95 予測演算回路

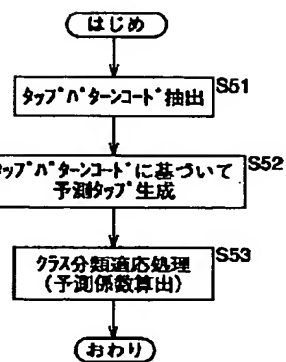
【図 1】



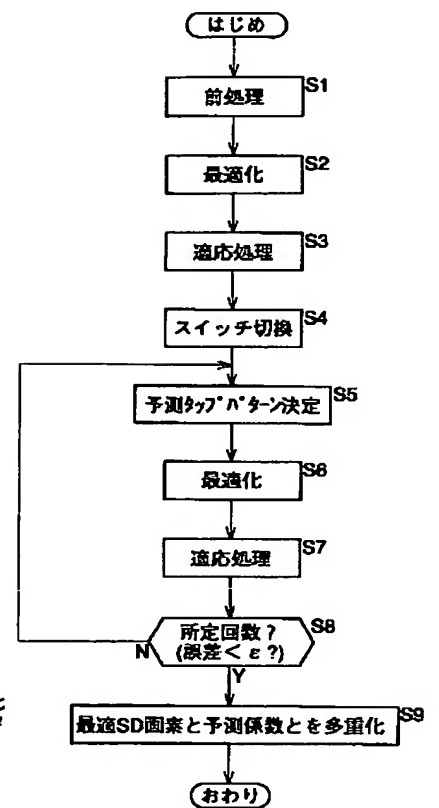
【図2】



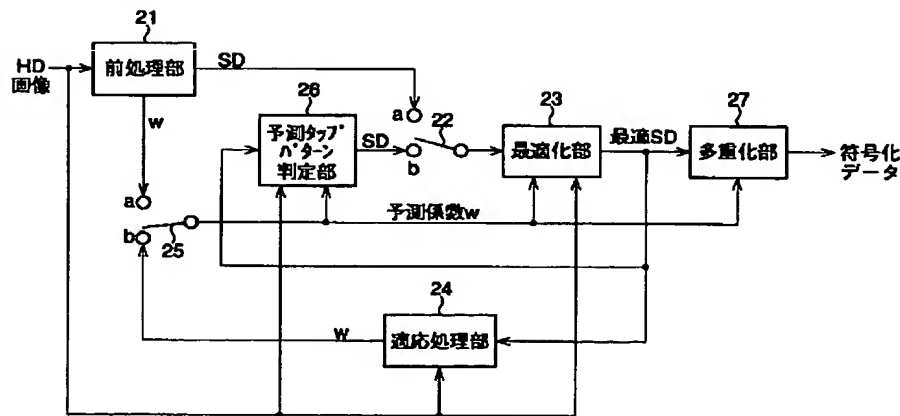
【図2 1】



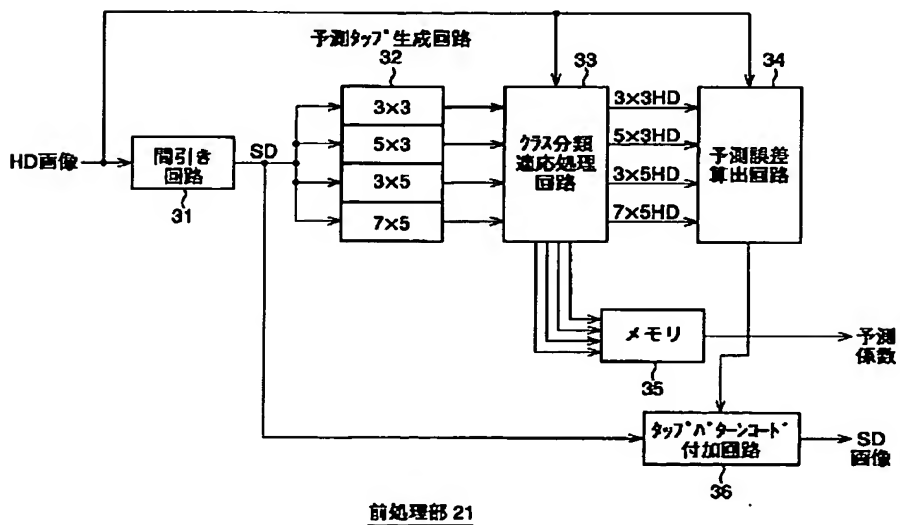
【図4】



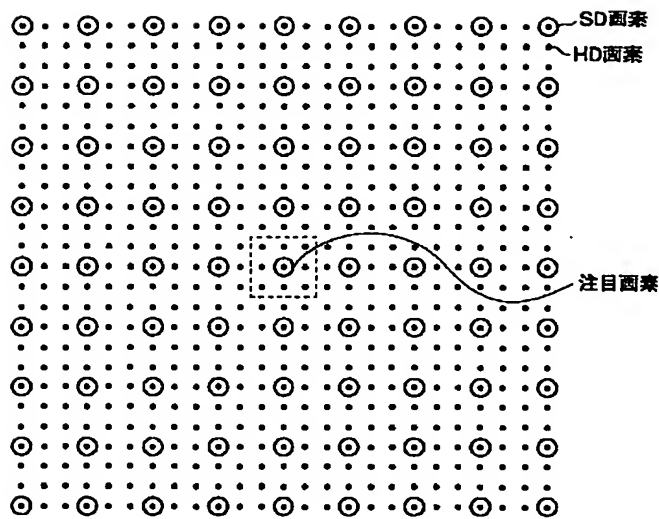
【図3】



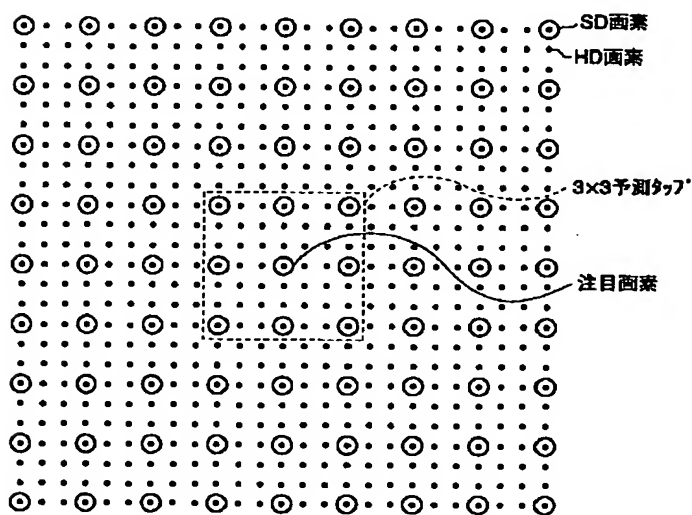
【図5】



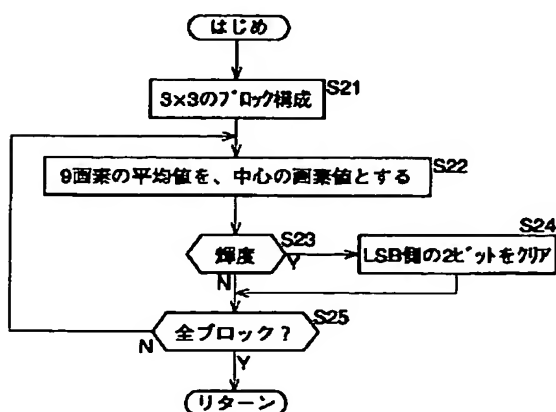
【図6】



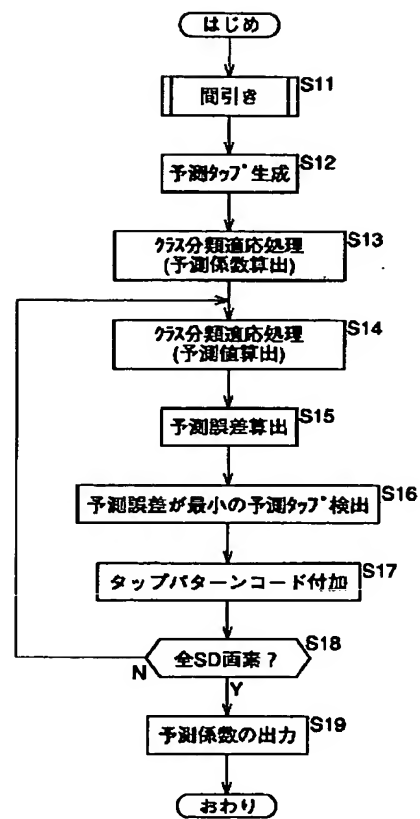
【図7】



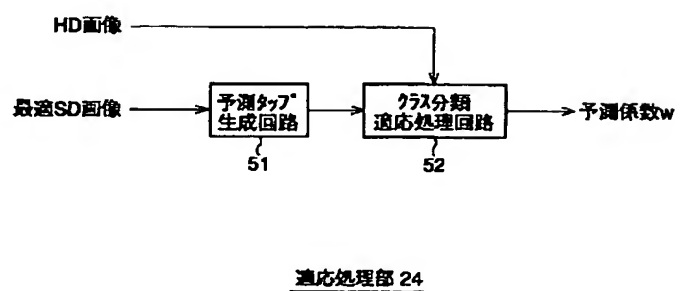
【図14】



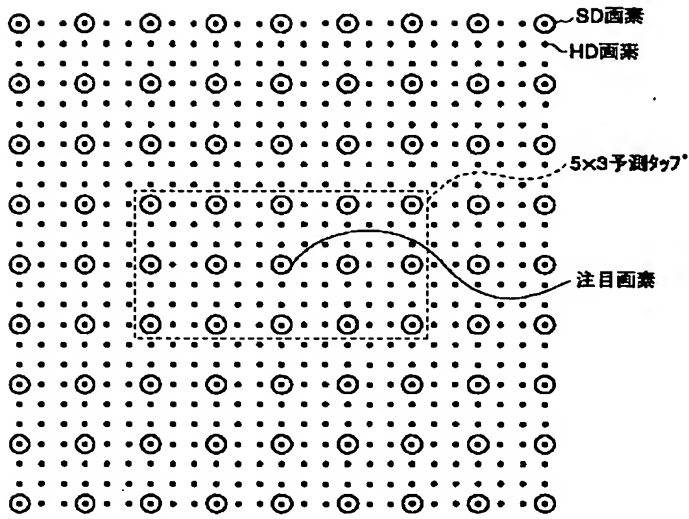
【図13】



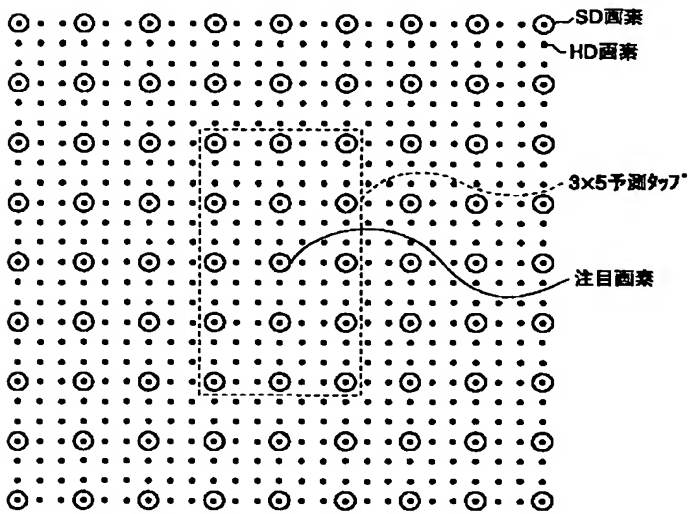
【図20】



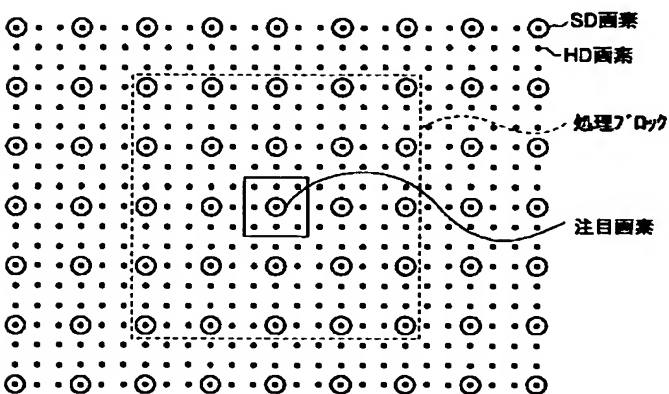
【図8】



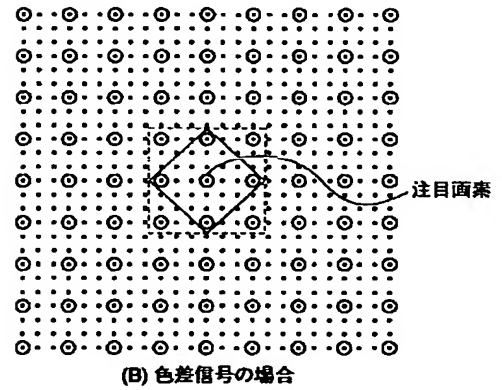
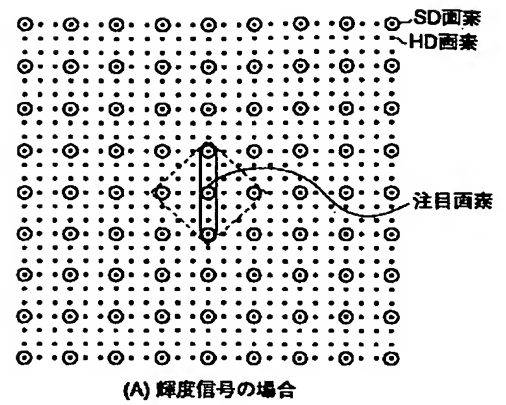
【図9】



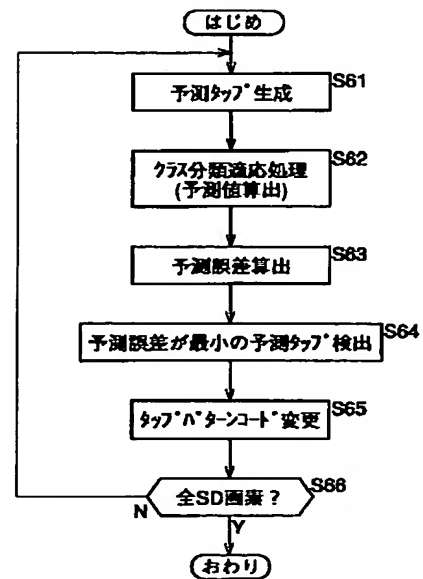
【図26】



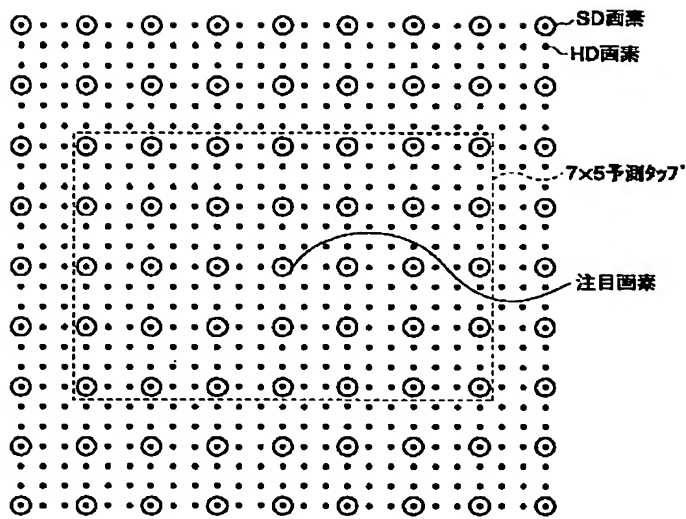
【図15】



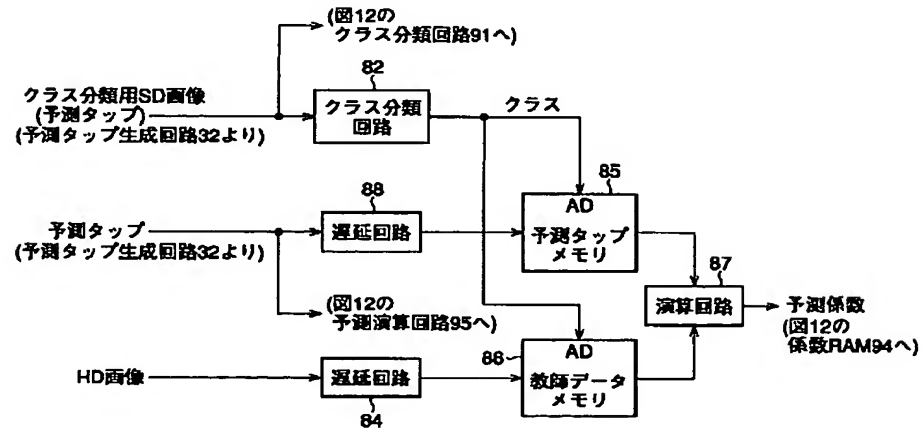
【図23】



【図10】

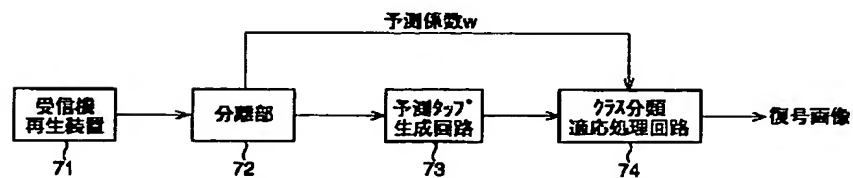


【図11】



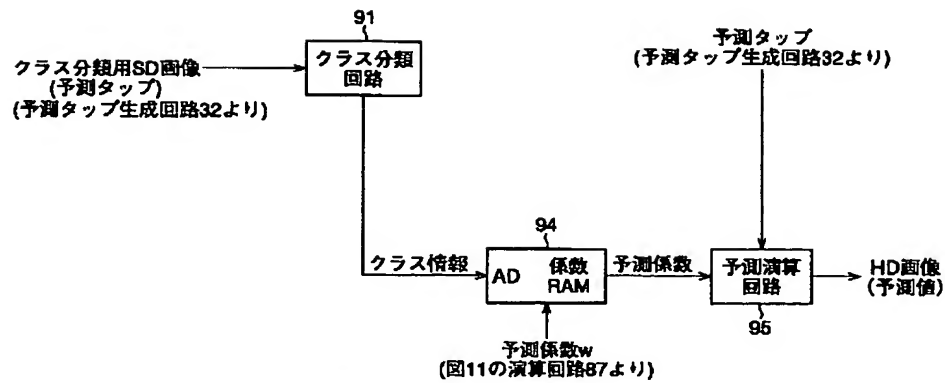
クラス分類適応処理回路 (予測係数、予測値算出) の一部

【図24】



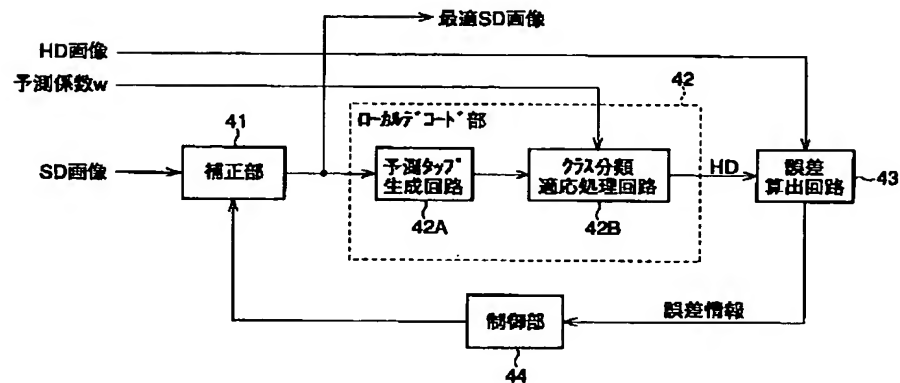
受信装置 4

【図12】



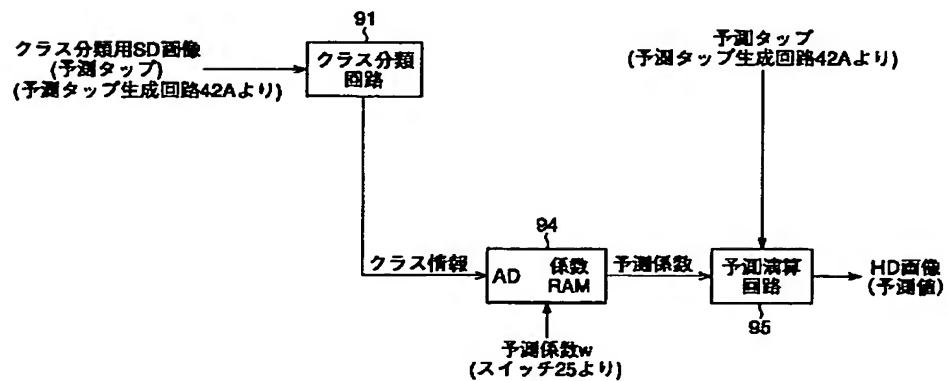
クラス分類適応処理回路 (予測係数、予測値算出) の一部

【図16】



最適化部 23

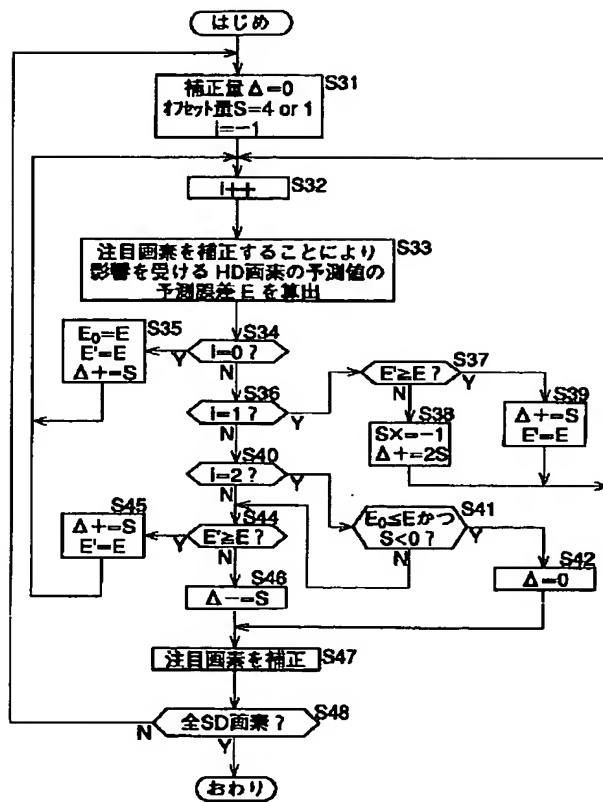
【図17】



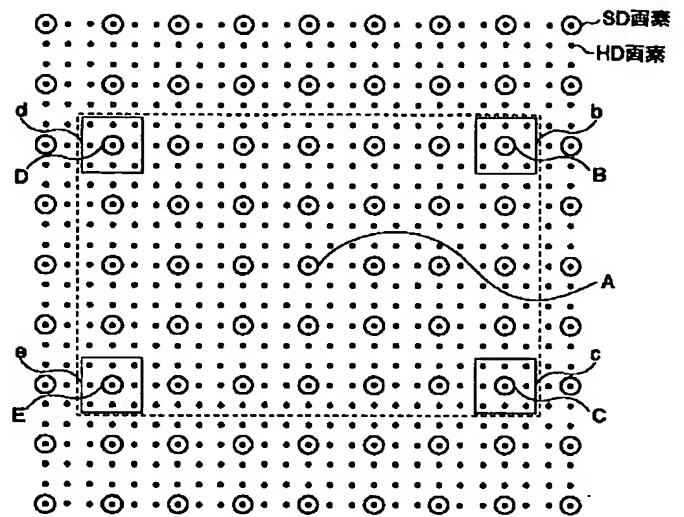
クラス分類適応処理回路 42B (74)



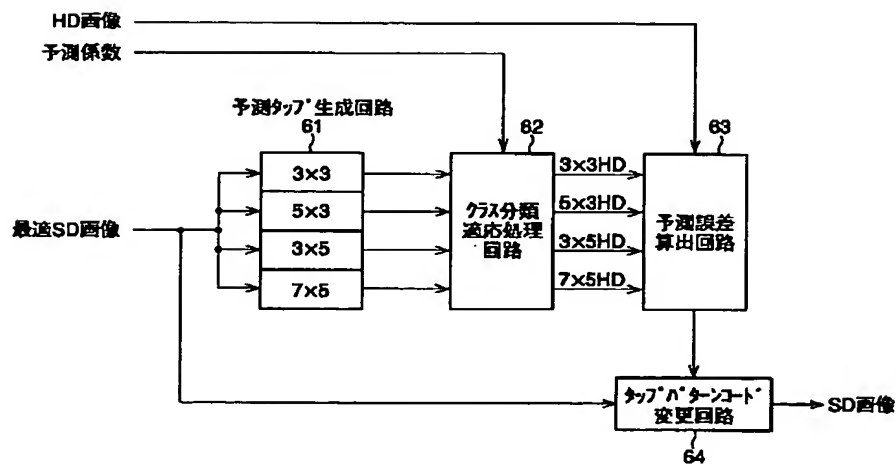
【图 18】



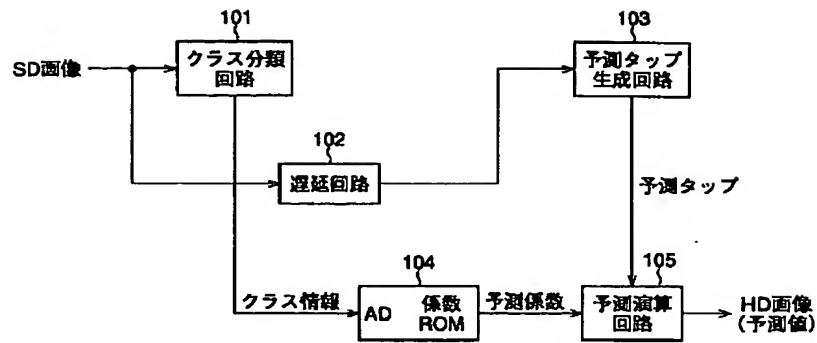
【図 19】



【图 2 2】

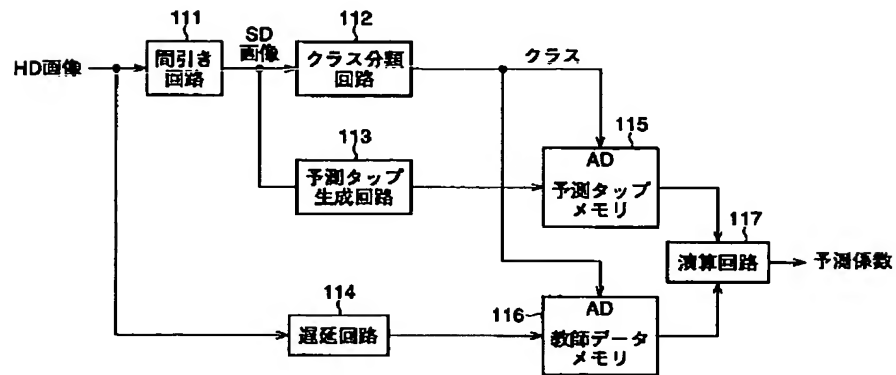


【図25】



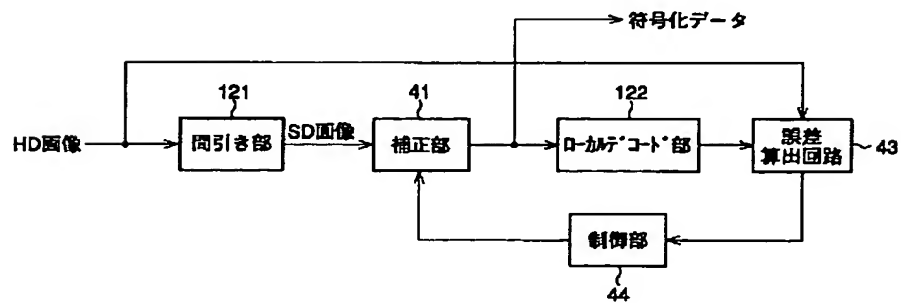
画像変換装置 (画像変換回路)

【図27】



学習装置

【図28】



画像符号化装置

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**